

S-1318系列是采用CMOS技术开发的超低消耗电流、低压差的正电压型电压稳压器。消耗电流仅为95 nA (典型值), 输出电压精度高达±1.0%, 最适用于便携设备以及电池供电设备。

■ 特点

- 输出电压 : 1.2 V, 1.8 V, 2.2 V, 2.3 V, 2.5 V, 2.8 V, 3.0 V, 3.3 V
- 输入电压 : 1.7 V ~ 5.5 V
- 输出电压精度 : ±1.0% (1.2 V输出产品 : ±15 mV) (Ta = +25°C)
- 输入输出电压差 : 45 mV (典型值) (2.5 V输出产品、I_{OUT} = 10 mA时) (Ta = +25°C)
- 消耗电流 :
 - 工作时 : 95 nA (典型值)
 - 休眠时 : 2 nA (典型值)
- 输出电流 :
 - 可输出75 mA (1.2 V输出产品、V_{IN} ≥ V_{OUT(S)} + 1.0 V时)^{*1}
 - 可输出100 mA (1.8 V, 2.2 V, 2.3 V, 2.5 V, 2.8 V, 3.0 V, 3.3 V输出产品、V_{IN} ≥ V_{OUT(S)} + 1.0 V时)^{*1}
- 输入电容器 : 可以使用陶瓷电容器 (大于或等于1.0 μF)
- 输出电容器 : 可以使用陶瓷电容器 (大于或等于1.0 μF)
- 内置过载电流保护电路 : 限制输出晶体管的过载电流
- 内置ON / OFF控制电路 : 能够延长电池的使用寿命
 - 可选择放电分路功能的 "有" / "无"
 - 可选择下拉功能的 "有" / "无"
- 工作温度范围 Ta = -40°C ~ +85°C
- 无铅 (Sn 100%)、无卤素

*1. 请注意在输出大电流时不要超过IC的容许功耗。

■ 用途

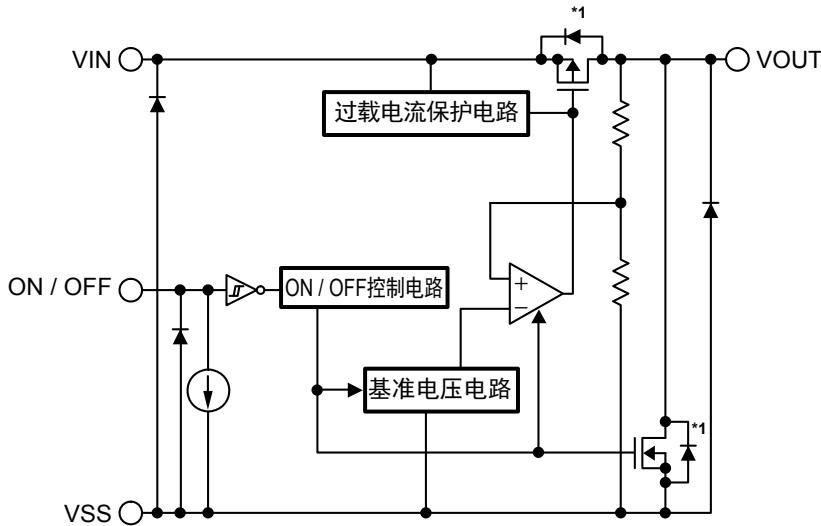
- 电池供电设备的稳压电源
- 便携通讯设备、数码相机、数码音响播放器的稳压电源
- 家用电器产品的稳压电源

■ 封装

- SOT-23-5
- HSNT-4(1010)

■ 框图

1. S-1318系列A型

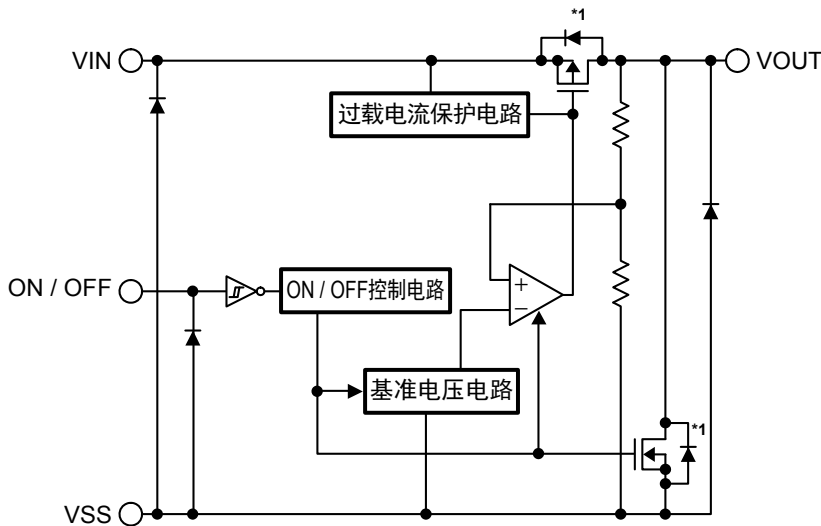


功能	状态
ON / OFF逻辑	动态 "H"
放电分路功能	有
下拉恒定电流	有

*1. 寄生二极管

图1

2. S-1318系列B型

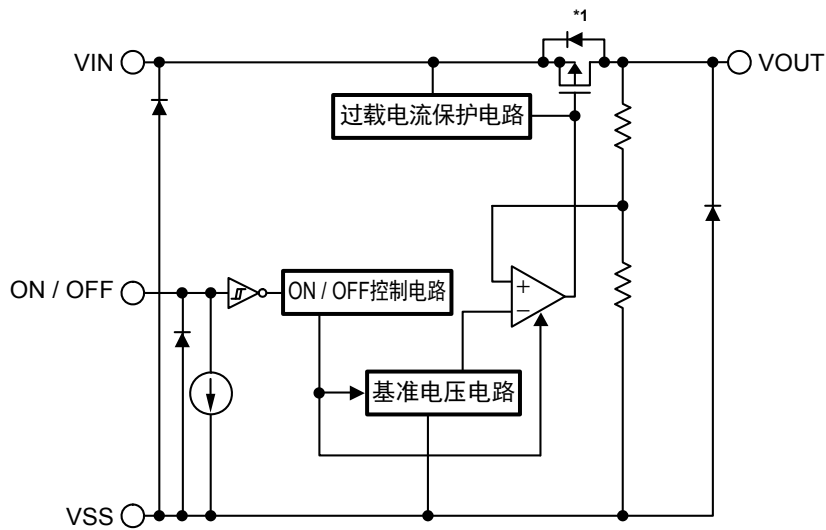


功能	状态
ON / OFF逻辑	动态 "H"
放电分路功能	有
下拉恒定电流	无

*1. 寄生二极管

图2

3. S-1318系列C型

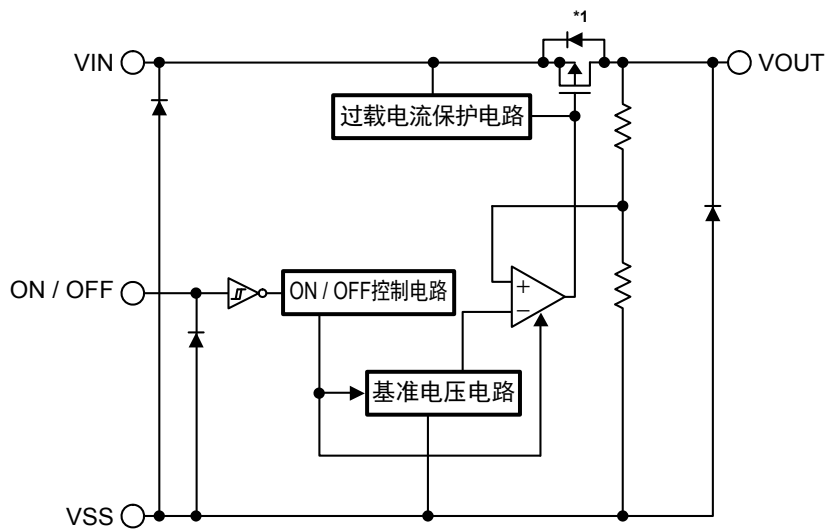


功能	状态
ON / OFF逻辑	动态 "H"
放电分路功能	无
下拉恒定电流	有

*1. 寄生二极管

图3

4. S-1318系列D型



功能	状态
ON / OFF逻辑	动态 "H"
放电分路功能	无
下拉恒定电流	无

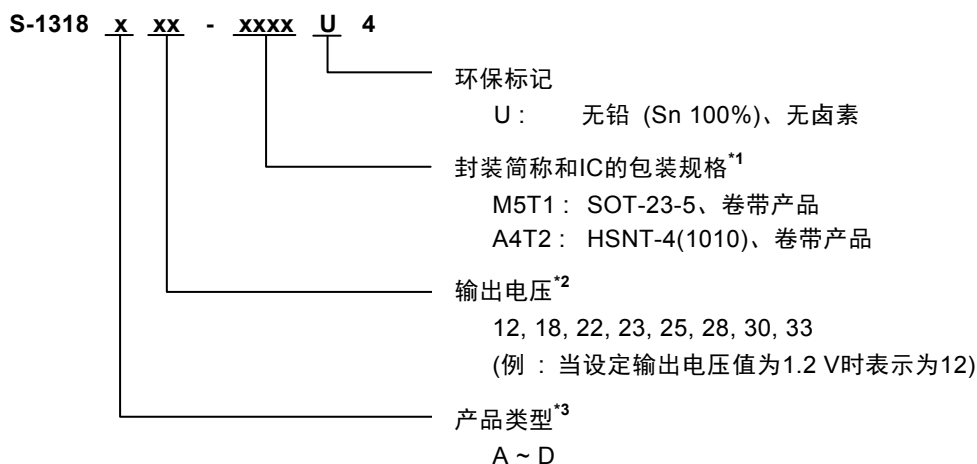
*1. 寄生二极管

图4

■ 产品型号的构成

S-1318系列可根据用途选择指定产品类型、输出电压和封装类型。关于产品名中的字符串含义请参阅 "1. 产品名"、关于产品类型请参阅 "2. 各产品类型的功能一览"、关于封装图面请参阅 "3. 封装"、关于所有的产品名，请参阅 "4. 产品名目录"。

1. 产品名



*1. 请参阅卷带图。

*2. 用户需要0.05 V进阶单位的卷带产品时，请向本公司营业部咨询。

*3. 请参阅 "2. 各产品类型的功能一览"。

2. 各产品类型的功能一览

表1

产品类型	ON / OFF逻辑	放电分路功能	下拉恒定电流
A	动态 "H"	有	有
B	动态 "H"	有	无
C	动态 "H"	无	有
D	动态 "H"	无	无

3. 封装

表2 封装图纸号码

封装名	外形尺寸图	卷带图	带卷图	焊盘图
SOT-23-5	MP005-A-P-SD	MP005-A-C-SD	MP005-A-R-SD	-
HSNT-4(1010)	PL004-A-P-SD	PL004-A-C-SD	PL004-A-R-SD	PL004-A-L-SD

4. 产品名目录

4.1 S-1318系列A型

ON / OFF逻辑 : 动态 "H"

放电分路功能 : 有

下拉恒定电流 : 有

表3

输出电压	SOT-23-5	HSNT-4(1010)
1.2 V ± 15 mV	S-1318A12-M5T1U4	S-1318A12-A4T2U4
1.8 V ± 1.0%	S-1318A18-M5T1U4	S-1318A18-A4T2U4
2.2 V ± 1.0%	S-1318A22-M5T1U4	S-1318A22-A4T2U4
2.3 V ± 1.0%	S-1318A23-M5T1U4	S-1318A23-A4T2U4
2.5 V ± 1.0%	S-1318A25-M5T1U4	S-1318A25-A4T2U4
2.8 V ± 1.0%	S-1318A28-M5T1U4	S-1318A28-A4T2U4
3.0 V ± 1.0%	S-1318A30-M5T1U4	S-1318A30-A4T2U4
3.3 V ± 1.0%	S-1318A33-M5T1U4	S-1318A33-A4T2U4

备注 用户需要上述以外的产品时, 请向本公司营业部咨询。

4.2 S-1318系列B型

ON / OFF逻辑 : 动态 "H"

放电分路功能 : 有

下拉恒定电流 : 无

表4

输出电压	SOT-23-5	HSNT-4(1010)
1.2 V ± 15 mV	S-1318B12-M5T1U4	S-1318B12-A4T2U4
1.8 V ± 1.0%	S-1318B18-M5T1U4	S-1318B18-A4T2U4
2.2 V ± 1.0%	S-1318B22-M5T1U4	S-1318B22-A4T2U4
2.3 V ± 1.0%	S-1318B23-M5T1U4	S-1318B23-A4T2U4
2.5 V ± 1.0%	S-1318B25-M5T1U4	S-1318B25-A4T2U4
2.8 V ± 1.0%	S-1318B28-M5T1U4	S-1318B28-A4T2U4
3.0 V ± 1.0%	S-1318B30-M5T1U4	S-1318B30-A4T2U4
3.3 V ± 1.0%	S-1318B33-M5T1U4	S-1318B33-A4T2U4

备注 用户需要上述以外的产品时, 请向本公司营业部咨询。

4.3 S-1318系列C型

ON / OFF逻辑 : 动态 "H"

放电分路功能 : 无

下拉恒定电流 : 有

表5

输出电压	SOT-23-5	HSNT-4(1010)
1.2 V ± 15 mV	S-1318C12-M5T1U4	S-1318C12-A4T2U4
1.8 V ± 1.0%	S-1318C18-M5T1U4	S-1318C18-A4T2U4
2.2 V ± 1.0%	S-1318C22-M5T1U4	S-1318C22-A4T2U4
2.3 V ± 1.0%	S-1318C23-M5T1U4	S-1318C23-A4T2U4
2.5 V ± 1.0%	S-1318C25-M5T1U4	S-1318C25-A4T2U4
2.8 V ± 1.0%	S-1318C28-M5T1U4	S-1318C28-A4T2U4
3.0 V ± 1.0%	S-1318C30-M5T1U4	S-1318C30-A4T2U4
3.3 V ± 1.0%	S-1318C33-M5T1U4	S-1318C33-A4T2U4

备注 用户需要上述以外的产品时, 请向本公司营业部咨询。

4.4 S-1318系列D型

ON / OFF逻辑 : 动态 "H"

放电分路功能 : 无

下拉恒定电流 : 无

表6

输出电压	SOT-23-5	HSNT-4(1010)
1.2 V ± 15 mV	S-1318D12-M5T1U4	S-1318D12-A4T2U4
1.8 V ± 1.0%	S-1318D18-M5T1U4	S-1318D18-A4T2U4
2.2 V ± 1.0%	S-1318D22-M5T1U4	S-1318D22-A4T2U4
2.3 V ± 1.0%	S-1318D23-M5T1U4	S-1318D23-A4T2U4
2.5 V ± 1.0%	S-1318D25-M5T1U4	S-1318D25-A4T2U4
2.8 V ± 1.0%	S-1318D28-M5T1U4	S-1318D28-A4T2U4
3.0 V ± 1.0%	S-1318D30-M5T1U4	S-1318D30-A4T2U4
3.3 V ± 1.0%	S-1318D33-M5T1U4	S-1318D33-A4T2U4

备注 用户需要上述以外的产品时, 请向本公司营业部咨询。

■ 引脚排列图

1. SOT-23-5

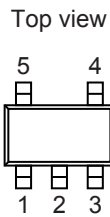


图5

表7

引脚号	符号	描述
1	VIN	电压输入端子
2	VSS	接地 (GND) 端子
3	ON / OFF	ON / OFF端子
4	NC ^{*1}	无连接
5	VOUT	电压输出端子

*1. NC表示处于电气开路状态。所以，可以与VIN端子或VSS端子连接。

2. HSNT-4(1010)

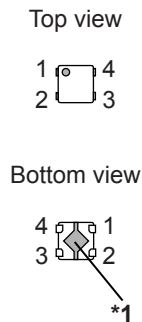


图6

表8

引脚号	符号	描述
1	VOUT	电压输出端子
2	VSS	接地 (GND) 端子
3	ON / OFF	ON / OFF端子
4	VIN	电压输入端子

*1. 请将阴影部分的底面散热板与基板连接，并将电位设置为GND。但请不要作为电极使用。

■ 绝对最大额定值

表9

(除特殊注明以外 : Ta = +25°C)

项目	符号	绝对最大额定值	单位
输入电压	V _{IN}	V _{SS} - 0.3 ~ V _{SS} + 6.0	V
	V _{ON / OFF}	V _{SS} - 0.3 ~ V _{SS} + 6.0	V
输出电压	V _{OUT}	V _{SS} - 0.3 ~ V _{IN} + 0.3	V
输出电流	I _{OUT}	120	mA
工作环境温度	T _{opr}	-40 ~ +85	°C
保存温度	T _{stg}	-40 ~ +125	°C

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

■ 热敏电阻值

表10

项目	符号	条件	最小值	典型值	最大值	单位	
结至环境热阻 ^{*1}	θ _{JA}	SOT-23-5	Board A	-	192	-	°C/W
			Board B	-	160	-	°C/W
			Board C	-	-	-	°C/W
			Board D	-	-	-	°C/W
			Board E	-	-	-	°C/W
		HSNT-4(1010)	Board A	-	378	-	°C/W
			Board B	-	317	-	°C/W
			Board C	-	-	-	°C/W
			Board D	-	-	-	°C/W
			Board E	-	-	-	°C/W

*1. 测定环境：遵循JEDEC STANDARD JESD51-2A标准

备注 关于详情，请参阅 "■ Power Dissipation" 和 "Test Board"。

■ 电气特性

表11

(除特殊注明以外：Ta = +25°C)

项目	符号	条件	最小值	典型值	最大值	单位	测定电路		
输出电压*1	V _{OUT(E)}	V _{IN} = V _{OUT(S)} + 1.0 V, I _{OUT} = 10 mA	V _{OUT(S)} = 1.2 V	V _{OUT(S)} - 0.015	V _{OUT(S)} + 0.015	V	1		
			V _{OUT(S)} = 1.8 V, 2.2 V, 2.3 V, 2.5 V, 2.8 V, 3.0 V, 3.3 V	V _{OUT(S)} × 0.99	V _{OUT(S)} × 1.01	V	1		
输出电流*2	I _{OUT}	V _{IN} ≥ V _{OUT(S)} + 1.0 V	V _{OUT(S)} = 1.2 V	75*5	-	-	mA	3	
			V _{OUT(S)} = 1.8 V, 2.2 V, 2.3 V, 2.5 V, 2.8 V, 3.0 V, 3.3 V	100*5	-	-	mA	3	
输入输出电压差*3	V _{drop}	I _{OUT} = 10 mA	V _{OUT(S)} = 1.2 V	0.30	-	-	V	1	
			V _{OUT(S)} = 1.8 V	-	0.055	0.070	V	1	
			V _{OUT(S)} = 2.2 V, 2.3 V	-	0.050	0.060	V	1	
			V _{OUT(S)} = 2.5 V, 2.8 V, 3.0 V, 3.3 V	-	0.045	0.050	V	1	
输入稳定度	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	V _{OUT(S)} + 0.5 V ≤ V _{IN} ≤ 5.5 V, I _{OUT} = 10 mA	-	0.05	0.2	%/V	1		
负载稳定度	ΔV_{OUT2}	V _{IN} = V _{OUT(S)} + 1.0 V, 1 μA ≤ I _{OUT} ≤ 50 mA	-	20	40	mV	1		
输出电压温度系数*4	$\frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}}$	V _{IN} = V _{OUT(S)} + 1.0 V, I _{OUT} = 10 mA, -40°C ≤ T _a ≤ +85°C	-	±130	-	ppm/°C	1		
工作时消耗电流	I _{SS1}	V _{IN} = V _{OUT(S)} + 1.0 V, ON / OFF端子为ON、无负载	-	95	250	nA	2		
休眠时消耗电流	I _{SS2}	V _{IN} = V _{OUT(S)} + 1.0 V, ON / OFF端子为OFF、无负载	-	2	55	nA	2		
输入电压	V _{IN}	-	1.7	-	5.5	V	-		
ON / OFF端子 输入电压 "H"	V _{SH}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断	1.0	-	-	V	4		
ON / OFF端子 输入电压 "L"	V _{SL}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断	-	-	0.25	V	4		
ON / OFF端子 下拉电流	I _{SH}	V _{IN} = 5.5 V, V _{ON/OFF} = 5.5 V	A / C型 (有下拉恒定电流)		0.05	0.1	0.2	μA	4
短路电流	I _{short}	V _{IN} = V _{OUT(S)} + 1.0 V, ON / OFF端子为ON, V _{OUT} = 0 V	-	50	-	mA	3		
休眠时放电分路电阻	R _{LOW}	V _{OUT} = 0.1 V, V _{IN} = 5.5 V	A / B型 (有放电分路功能)		-	35	-	Ω	3

- *1 $V_{OUT(S)}$: 设定输出电压值
 $V_{OUT(E)}$: 实际输出电压值
 $V_{IN} = V_{OUT(S)} + 1.0 \text{ V}$, $I_{OUT} = 10 \text{ mA}$ 时的输出电压值
- *2 缓慢增加输出电流, 输出电压达到 $V_{OUT(E)}$ 的95%时的输出电流值
- *3 $V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$
 V_{IN1} : 缓慢降低输入电压, 当输出电压降到 V_{OUT3} 的98%时的输入电压
 V_{OUT3} : $V_{IN} = V_{OUT(S)} + 1.0 \text{ V}$, $I_{OUT} = 10 \text{ mA}$ 时的输出电压值
- *4 输出电压的温度变化 [$\text{mV}/^\circ\text{C}$], 按下式算出。
$$\frac{\Delta V_{OUT}}{\Delta T_a} [\text{mV}/^\circ\text{C}]^*1 = V_{OUT(S)} [\text{V}]^*2 \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} [\text{ppm}/^\circ\text{C}]^*3 \div 1000$$
 - *1. 输出电压的温度变化
 - *2. 设定输出电压值
 - *3. 上述输出电压温度系数
- *5. 由于容许功耗的限制, 也有不能满足此值的情况。请注意在输出大电流时的容许功耗。
此规格为设计保证。

■ 测定电路

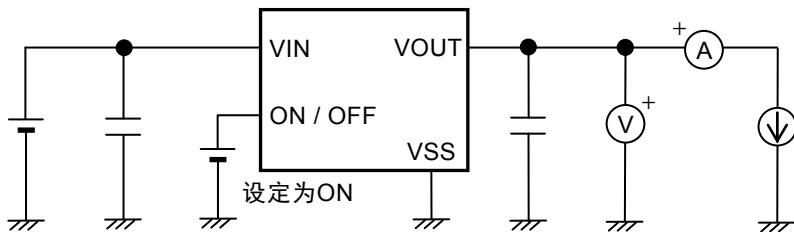


图7 测定电路1

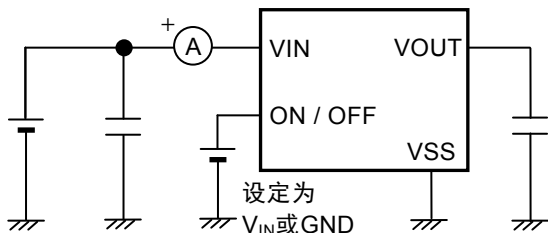


图8 测定电路2

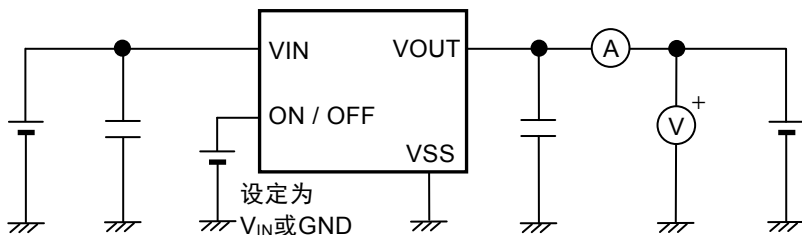


图9 测定电路3

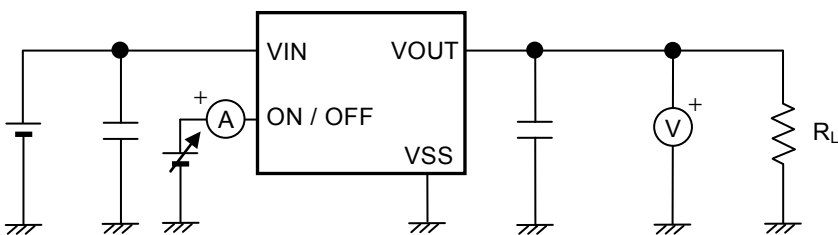
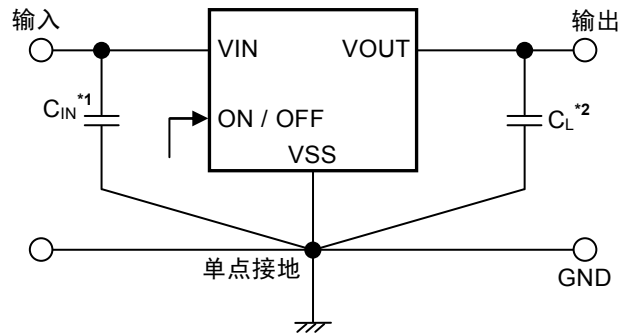


图10 测定电路4

■ 标准电路



*1. C_{IN} 是用于稳定输入的电容器。

*2. C_L 是用于稳定输出的电容器。

图11

注意 上述连接图以及参数并不作为保证电路工作的依据。
在实际的应用电路上，请对包括温度特性等进行充分的实试验证后再设定参数。

■ 使用条件

输入电容器 (C_{IN}): 推荐使用大于或等于1.0 μF 的陶瓷电容器

输出电容器 (C_L): 推荐使用大于或等于1.0 μF 的陶瓷电容器

注意 一般而言，电压稳压器有可能因所选择外接元器件的不同发生振荡。在使用上述电容器的实际的应用电路上，请对包括温度特性等进行充分的实试验证，确认不发生振荡。

■ 输入电容器 (C_{IN})、输出电容器 (C_L) 的选定

为了进行相位补偿，S-1318系列需要在VOUT端子 - VSS端子之间设置 C_L 。使用电容为1.0 μF 以上的陶瓷电容器即可稳定工作。此外，在使用OS电容器、钽电容器和铝电解电容器时，需要使用电容大于或等于1.0 μF 的电容器。但有可能因等效串联电阻 (ESR) 而发生振荡。

此外，为了稳定工作，S-1318系列需要在VIN端子 - VSS端子之间设置 C_{IN} 。

一般而言，若在电源的阻抗高的条件下使用电压稳压器，有可能发生振荡。

此外，根据 C_{IN} 、 C_L 的电容以及ESR值，输出电压的过渡特性会有不同，务请注意。

注意 在实际的应用电路上，请对包括温度特性等进行充分的实试验证后再选定 C_{IN} 、 C_L 。

■ 用语的说明

1. 输出电压 (V_{OUT})

输入电压、输出电流、温度在某一固定的条件*1下时，精度为 $\pm 1.0\%$ 或者 $\pm 15 \text{ mV}^2$ 的输出电压。

*1. 因产品的不同而有所差异。

*2. $V_{OUT} = 1.2 \text{ V}$ 时： $\pm 15 \text{ mV}$, $V_{OUT} = 1.8 \text{ V}, 2.2 \text{ V}, 2.3 \text{ V}, 2.5 \text{ V}, 2.8 \text{ V}, 3.0 \text{ V}, 3.3 \text{ V}$ 时： $\pm 1.0\%$

注意 若不能满足某一固定的条件，则输出电压的精度有可能为 $\pm 1.0\%$ 或者 $\pm 15 \text{ mV}$ 的范围以外。详情请参阅“■ 电气特性”的表11。

2. 输入稳定度 $\left(\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}} \right)$

表示输出电压对输入电压的依赖性。即，当输出电流一定时，输出电压随输入电压的变化而产生的变化量。

3. 负载稳定度 (ΔV_{OUT2})

表示输出电压对输出电流的依赖性。即，当输入电压一定时，输出电压随输出电流的变化而产生的变化量。

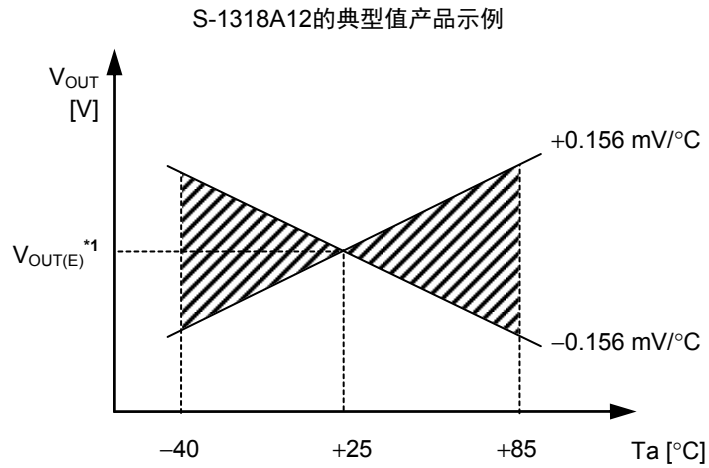
4. 输入输出电压差 (V_{drop})

缓慢降低输入电压 (V_{IN})，当输出电压降低到 $V_{IN} = V_{OUT(S)} + 1.0 \text{ V}$ 时的输出电压值 (V_{OUT3}) 的98%时，输入电压 (V_{IN1}) 与输出电压的差即为输入输出电压差。

$$V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$$

5. 输出电压温度系数 $\left(\frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}}\right)$

输出电压温度系数在±130 ppm/°C时的特性，在工作温度范围内表示为如图12所示的阴影范围。



*1. $V_{OUT(E)}$ 为 $T_a = +25^\circ\text{C}$ 时的输出电压测定值。

图12

输出电压的温度变化 [mV/°C]，按下式算出。

$$\frac{\Delta V_{OUT}}{\Delta T_a} [\text{mV}/^\circ\text{C}]^{*1} = V_{OUT(S)} [\text{V}]^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} [\text{ppm}/^\circ\text{C}]^{*3} \div 1000$$

- *1. 输出电压的温度变化
- *2. 设定输出电压值
- *3. 上述输出电压温度系数

■ 工作说明

1. 基本工作

图13所示为S-1318系列的基本工作说明的框图。

输出电压 (V_{OUT}) 经反馈电阻 (R_s 和 R_f) 分压, 产生反馈电压 (V_{fb}), 并和基准电压 (V_{ref}) 经误差放大器作比较。通过此误差放大器来控制输出晶体管, 从而使 V_{OUT} 不受输入电压 (V_{IN}) 的影响, 能够保持稳定的工作, 即稳压器工作。

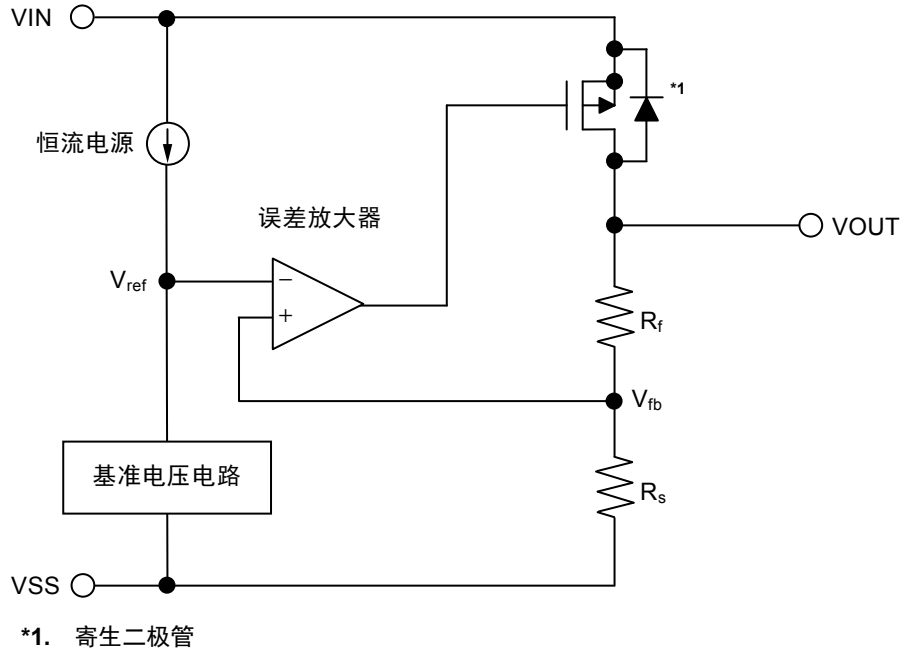


图13

2. 输出晶体管

S-1318系列的VIN端子 – VOUT端子间的输出晶体管, 采用了低通态电阻的P沟道MOS FET晶体管。为了保持 V_{OUT} 稳定, 输出晶体管的通态电阻会根据输出电流 (I_{OUT}) 而适当地发生变化。

注意 在晶体管的构造上, 因在VIN端子 – VOUT端子间存在有寄生二极管, 当 V_{OUT} 的电位高于 V_{IN} 时, 有可能因反向电流而导致IC被毁坏。因此, 请注意 V_{OUT} 不要超过 $V_{IN} + 0.3 V$ 。

3. ON / OFF端子

ON / OFF端子通过控制内部电路以及输出晶体管来启动以及停止稳压器的作用。将ON / OFF端子设定为OFF电位后，会停止内部电路的工作，关闭VIN端子 - VOUT端子之间的输出晶体管，从而大幅度控制消耗电流。

另外，对ON / OFF端子施加 $0.25\text{ V} \sim V_{\text{IN}} - 0.3\text{ V}$ 的电压后，消耗电流会增大，务请注意。

ON / OFF端子的结构如图14、图15所示。

3.1 S-1318系列A / C型

ON / OFF端子处于浮动状态时，在内部会被下拉至VSS端子，因此VOUT端子会变为VSS电位。

关于ON / OFF端子电流，请参阅“■ 电气特性”的ON / OFF端子输入电流“H”的A / C型产品。

3.2 S-1318系列B / D型

ON / OFF端子在内部不被下拉至VSS端子，因此请不要在浮动状态下使用。另外，不使用ON / OFF端子时，请将其与VIN端子相连接。

表12

产品类型	ON / OFF端子	内部电路	VOUT端子电压	消耗电流
A / B / C / D	"H" : ON	工作	一定值 ^{*1}	I_{SS1} ^{*2}
A / B / C / D	"L" : OFF	停止	下拉到VSS ^{*3}	I_{SS2}

*1. 根据设定输出电压值进行稳压工作时输出的一定值。

*2. 将ON / OFF端子连接到VIN端子上进行工作时，S-1318系列A / C型产品的消耗电流中，流入 $0.1\ \mu\text{A}$ (典型值) 恒定电流中的电流量会增多，务请注意 (请参阅图14)。

*3. S-1318系列A / B型产品的VOUT端子电压，根据放电分路电路与反馈电阻的并联电阻 ($R_{\text{Low}} = 35\ \Omega$ (典型值)) 以及负载的条件而被下拉到VSS。

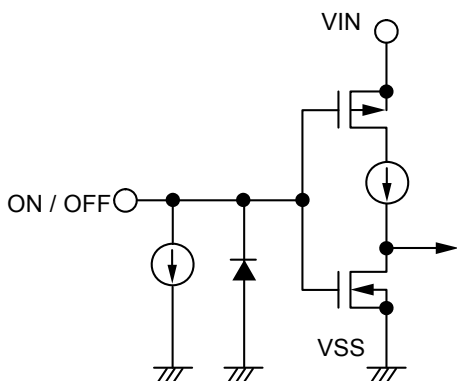


图14 S-1318系列A / C型

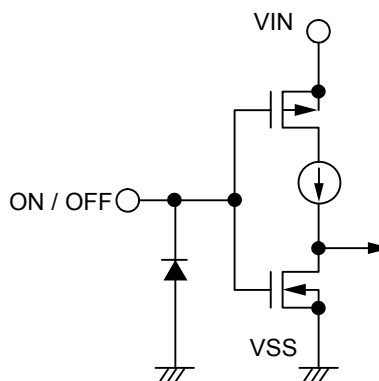


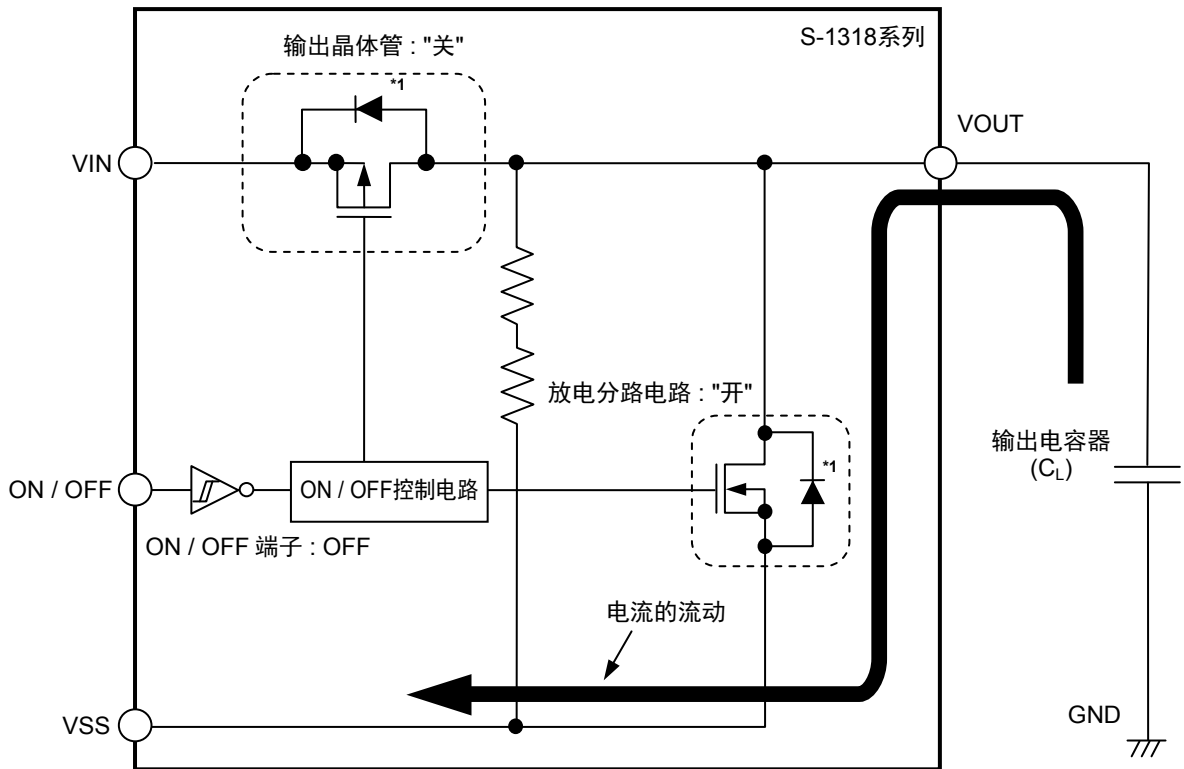
图15 S-1318系列B / D型

4. 放电分路功能 (S-1318系列A / B型)

S-1318系列A / B型产品内置了使输出电容放电的放电分路电路。
根据以下步骤使输出电容放电后，VOUT端子就变为V_{SS}电位。

- (1) 将ON / OFF端子设定为OFF电位。
- (2) 关闭输出晶体管。
- (3) 打开放电分路电路。
- (4) 使输出电容器放电。

此外，S-1318系列C / D型产品因没有内置放电分路电路，所以在VOUT端子 - VSS端子间内置有数MΩ的分流电阻，使VOUT端子变为V_{SS}电位。S-1318系列A / B型产品凭借放电分路电路，可在最短的时间内使VOUT端子变为V_{SS}电位。



*1. 寄生二极管

图16

5. 下拉恒定电流 (S-1318系列A / C型)

ON / OFF端子处于浮动状态时，在内部会被下拉至VSS端子，因此VOUT端子会变为V_{SS}电位。

将ON / OFF端子连接到VIN端子上进行工作时，S-1318系列A / C型产品的消耗电流中，流入0.1 μA (典型值) 恒定电流中的电流流量会增多，务请注意

6. 过载电流保护电路

S-1318系列为了限制输出晶体管的过载电流，内置了过载电流保护电路。当VOUT端子与VSS端子短路时，即输出短路时，可通过过载电流保护电路的工作将输出电流限制为50 mA (典型值)。当输出晶体管被解除了过载电流状态后，重新开始进行稳压工作。

注意 过载电流保护电路并非兼备过热保护电路。例如，若因输出短路等原因而导致输出晶体管长时间持续保持过载电流状态时，请注意输入电压、负载电流的条件，不要超过容许功耗。

■ 注意事項

- 一般而言，电压稳压器在负载电流低的（小于或等于1 μ A）条件下使用时，有可能会因输出晶体管的泄漏电流而导致输出电压上升。
- 一般而言，电压稳压器在高温条件下使用时，有可能会因输出晶体管的泄漏电流而导致输出电压上升。
- 一般而言，电压稳压器在电源的阻抗较高的条件下使用时，有可能发生振荡。请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定 C_{IN} 。
- 一般而言，电压稳压器有可能因所选择外接元器件的不同发生振荡。S-1318系列推荐以下条件，请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定 C_{IN} 、 C_L 。

输入电容器 (C_{IN})： 推荐使用大于或等于1.0 μ F的陶瓷电容器

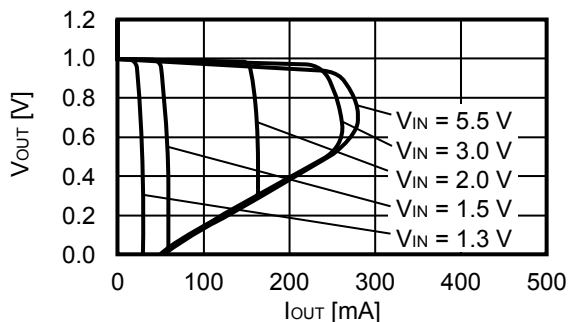
输出电容器 (C_L)： 推荐使用大于或等于1.0 μ F的陶瓷电容器

- 一般而言，电压稳压器是因输入电压的启动、输入电压的变动、负载的变动等变动因素以及 C_{IN} 、 C_L 的电容、等效串联电阻 (ESR) 值的不同，使输出电压的过冲、下冲的程度有变动，并有可能影响到稳定工作。请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定 C_{IN} 、 C_L 。
- 一般而言，电压稳压器在VOUT端子被急剧短路到GND时，应用电路上的电感与包括 C_L 在内的静电电容会发生共振现象，此种现象有可能使VOUT端子发生超过绝对最大额定值的负电压。通过在共振路径上插入串联电阻，可期待缓和共振现象，通过在VOUT端子 - VSS端子间插入保护二极管，可期待获得限制负电压的效果。
- 请确认输入输出电压、负载电流的条件，使内部功耗不超过容许功耗。
- 本IC虽内置了防静电保护电路，但请不要对IC施加超过保护电路性能的过大静电。
- 在探讨本IC可输出的输出电流值时，请确认 "■ 电气特性" 的表11中输出电流值及栏外的注意事项*5。
- 在应用电路上进行与VIN端子、VOUT端子和VSS端子相关的布线时，请注意尽量使阻抗变低。此外，请将VIN端子 - VSS端子间的 C_{IN} 和VOUT端子 - VSS端子间的 C_L 各自连接到本IC连接端子的附近。
- 对于备有底面散热板的封装，请牢固地安装底面散热板。散热性能因应用电路条件的不同而异，请在实际的应用电路上进行充分的实测试验证，确认没有发生问题。
- 使用本公司的IC生产产品时，如因其产品中对该IC的使用方法或产品的规格，或因进口国等原因，使包括本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

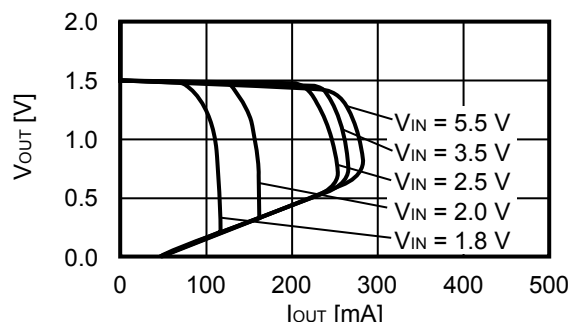
■ 各种特性数据 (典型数据)

1. 输出电压 – 输出电流 (负载电流增加时) ($T_a = +25^\circ\text{C}$)

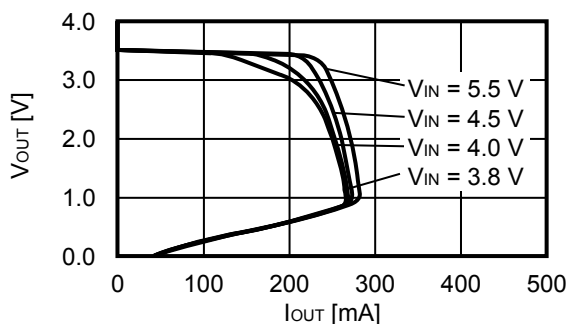
1.1 $V_{OUT} = 1.0\text{ V}$



1.2 $V_{OUT} = 1.5\text{ V}$



1.3 $V_{OUT} = 3.5\text{ V}$

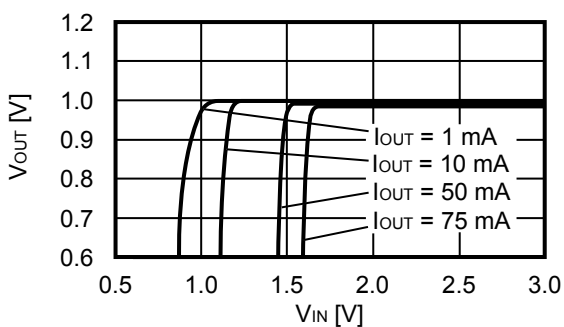


备注 有关所需的输出电流的设定, 请注意如下问题。

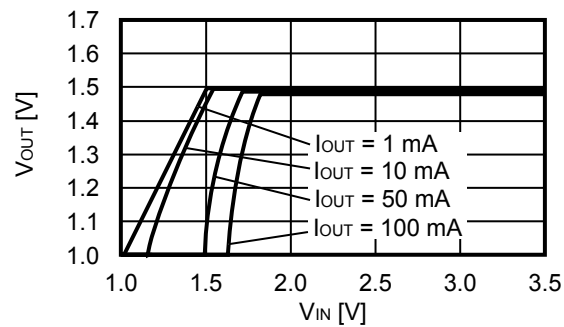
1. "■ 电气特性" 的表11中输出电流最小值以及注意事项*5
2. 容许功耗

2. 输出电压 – 输入电压 ($T_a = +25^\circ\text{C}$)

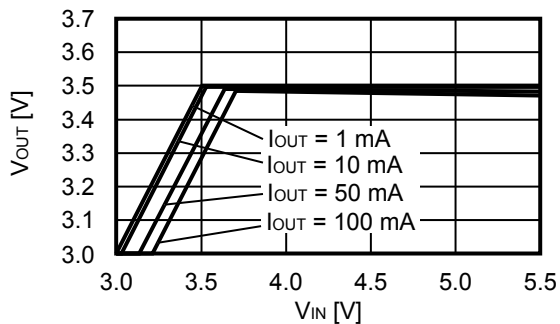
2.1 $V_{OUT} = 1.0\text{ V}$



2.2 $V_{OUT} = 1.5\text{ V}$

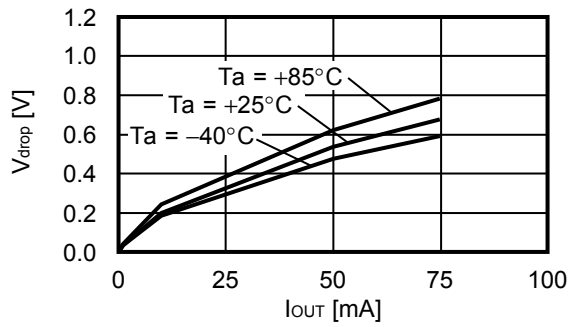


2.3 $V_{OUT} = 3.5\text{ V}$

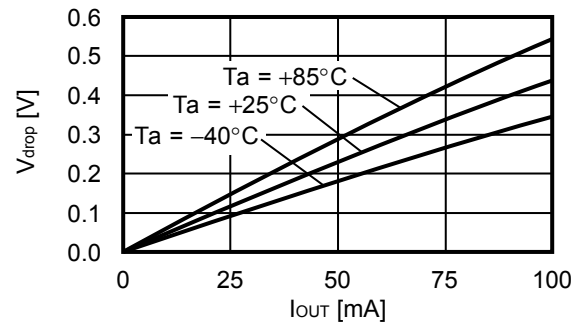


3. 输入输出电压差 – 输出电流

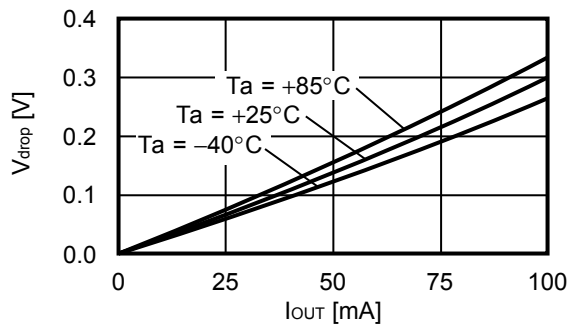
3.1 $V_{OUT} = 1.0\text{ V}$



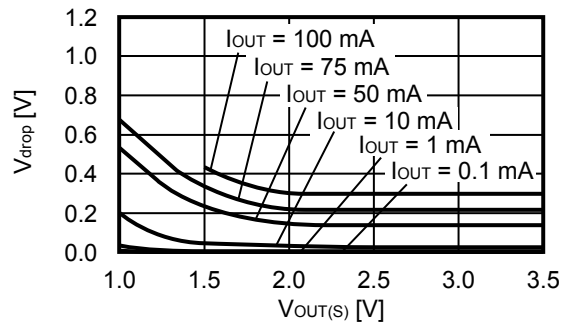
3.2 $V_{OUT} = 1.5\text{ V}$



3.3 $V_{OUT} = 3.5\text{ V}$

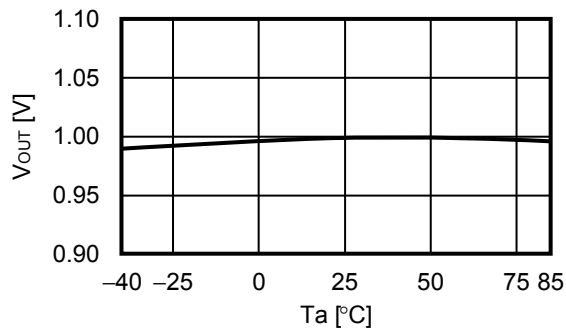


4. 输入输出电压差 – 设定输出电压

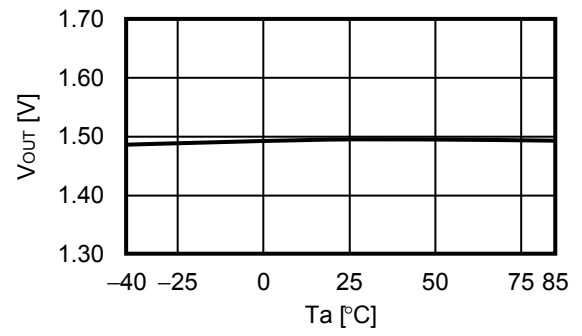


5. 输出电压 – 环境温度

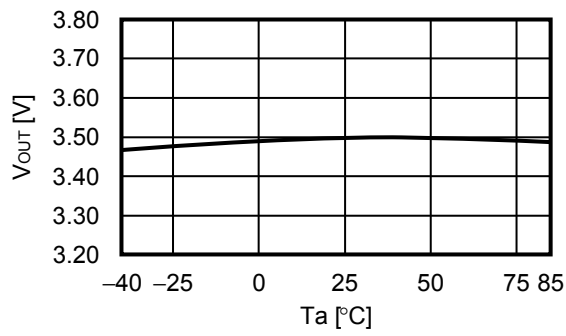
5.1 $V_{OUT} = 1.0\text{ V}$



5.2 $V_{OUT} = 1.5\text{ V}$

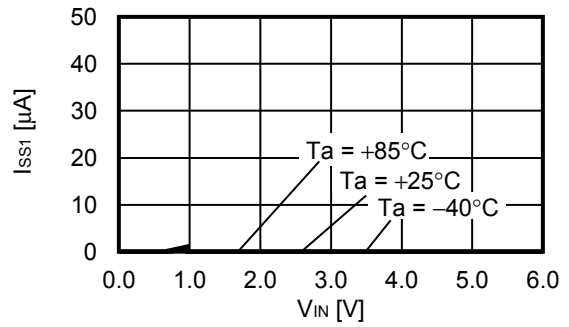
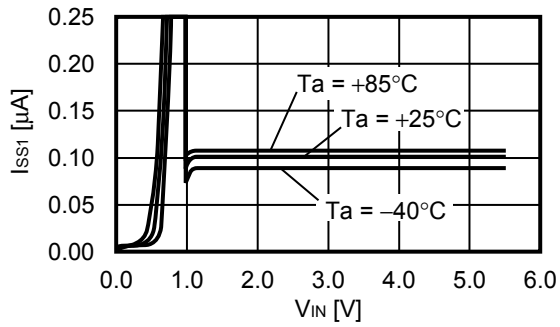


5.3 $V_{OUT} = 3.5\text{ V}$

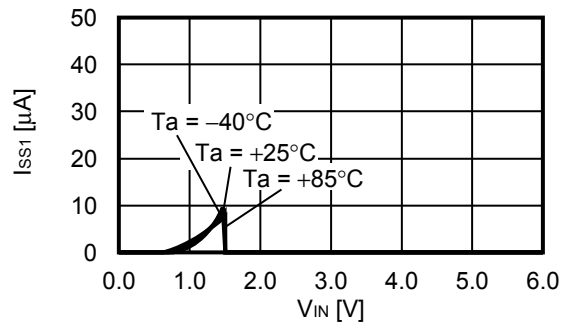
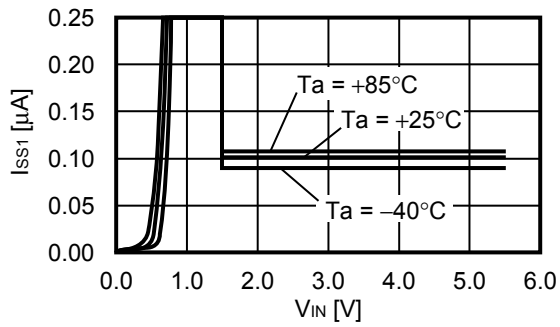


6. 消耗电流 – 输入电压

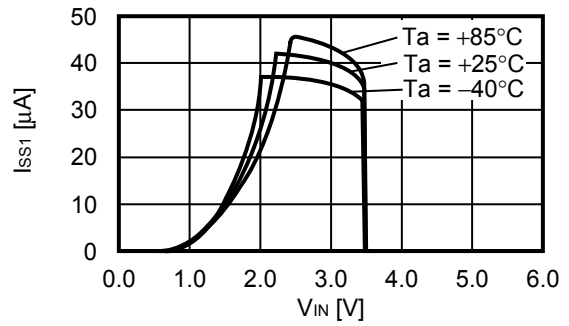
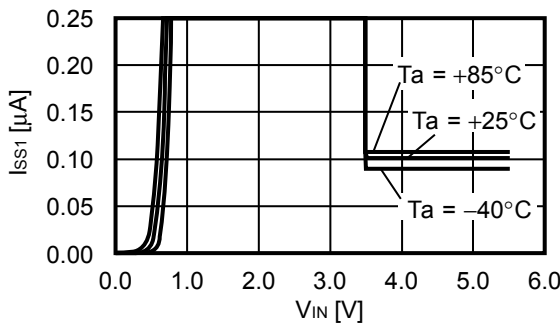
6.1 $V_{OUT} = 1.0\text{ V}$



6.2 $V_{OUT} = 1.5\text{ V}$

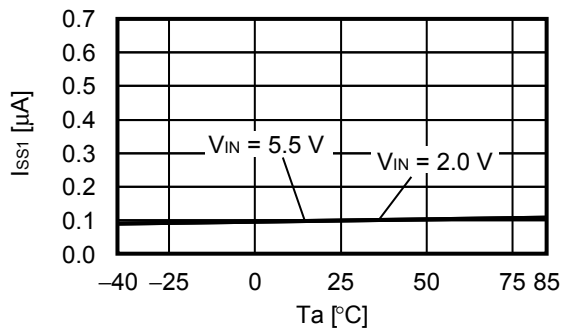


6.3 $V_{OUT} = 3.5\text{ V}$

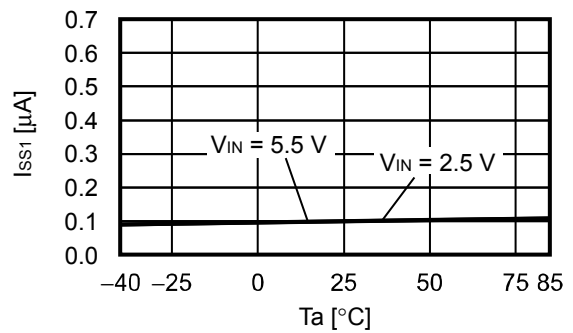


7. 消耗电流 – 环境温度

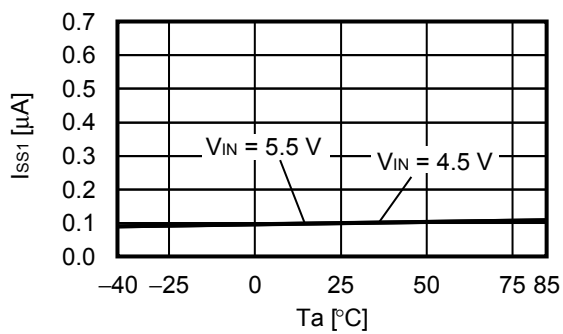
7.1 $V_{OUT} = 1.0\text{ V}$



7.2 $V_{OUT} = 1.5\text{ V}$

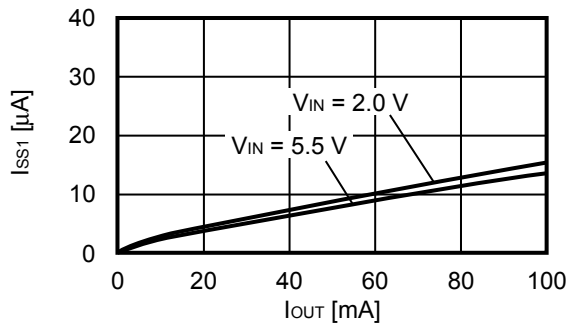


7.3 $V_{OUT} = 3.5\text{ V}$

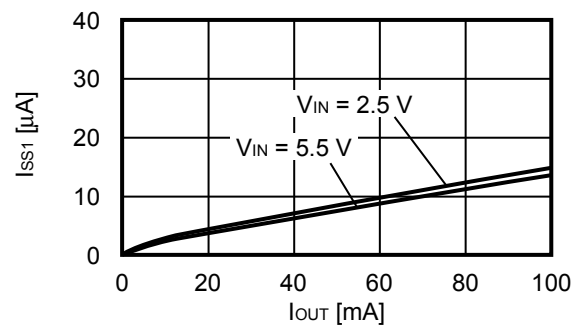


8. 消耗电流 – 输出电流

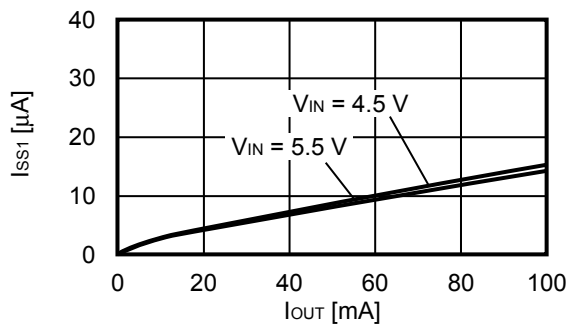
8.1 $V_{OUT} = 1.0\text{ V}$



8.2 $V_{OUT} = 1.5\text{ V}$



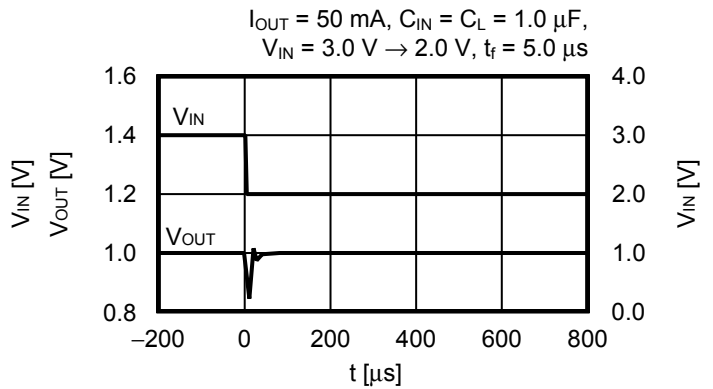
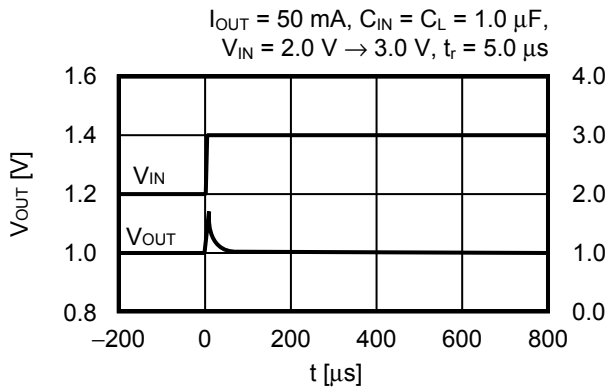
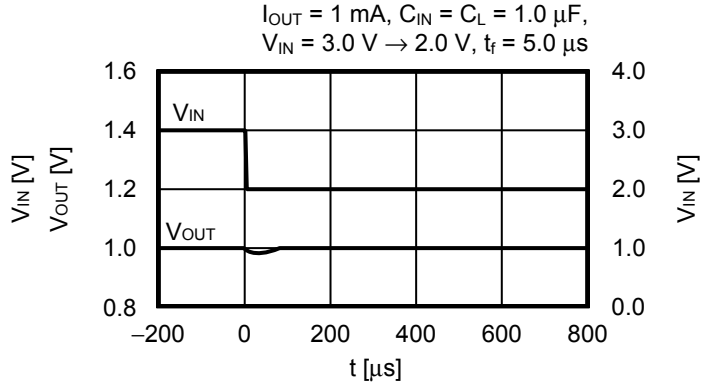
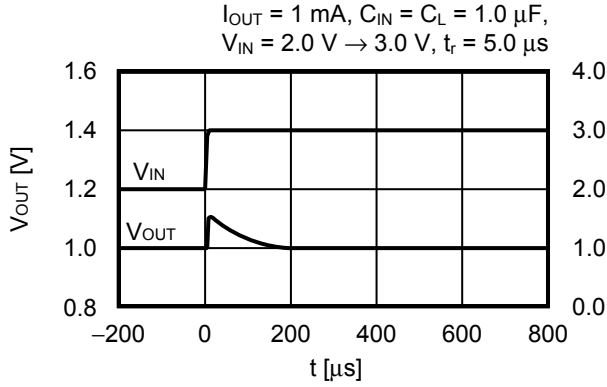
8.3 $V_{OUT} = 3.5\text{ V}$



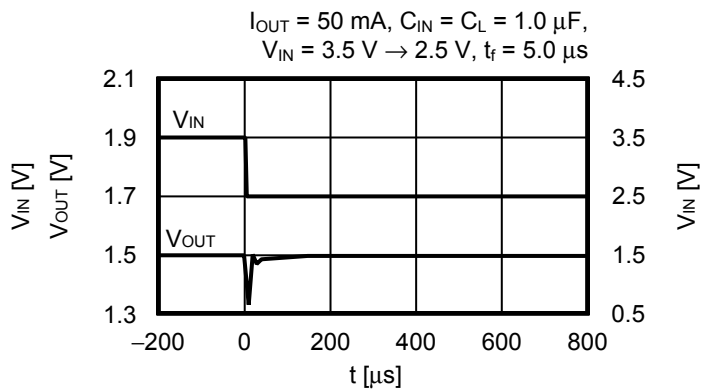
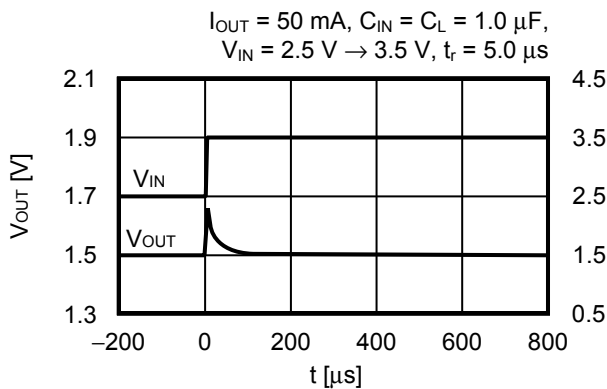
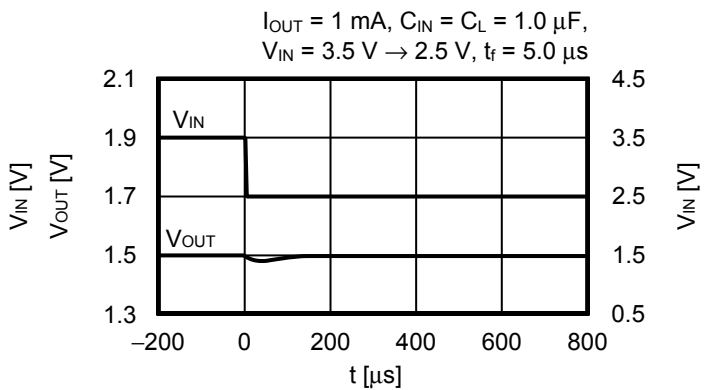
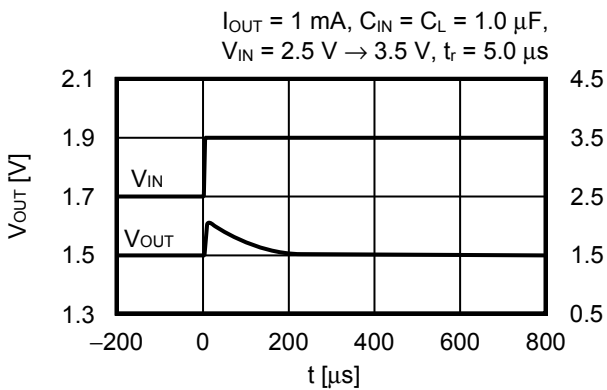
■ 参考数据

1. 输入过渡响应特性 (Ta = +25°C)

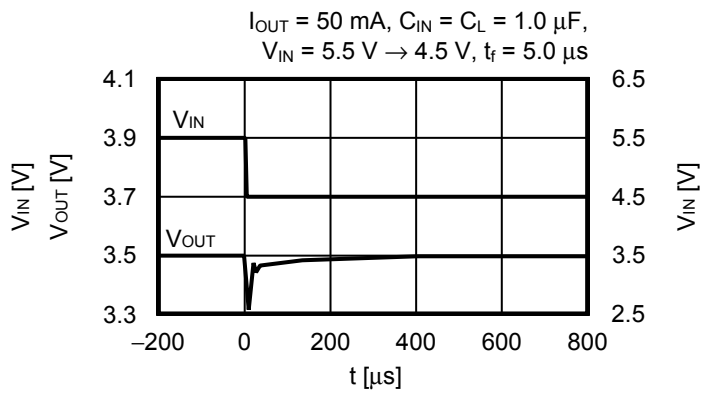
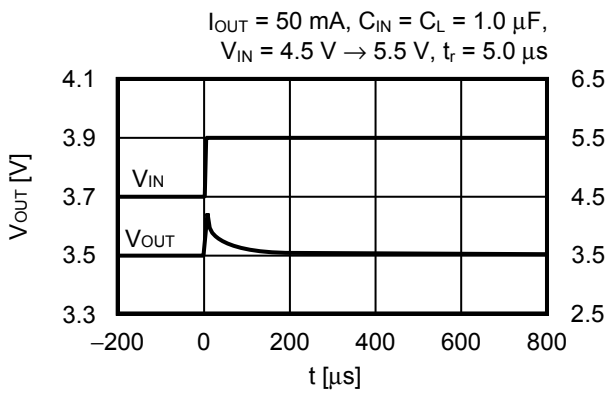
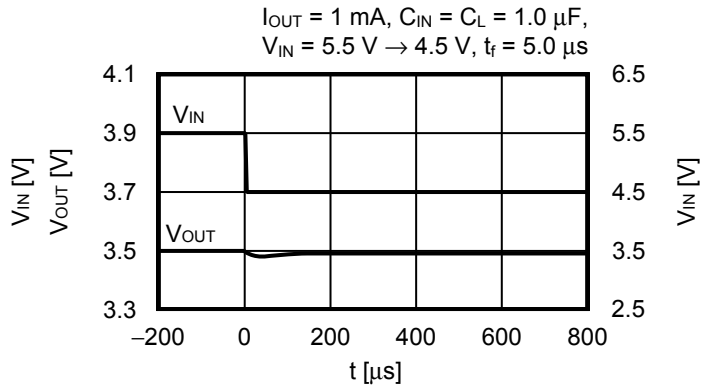
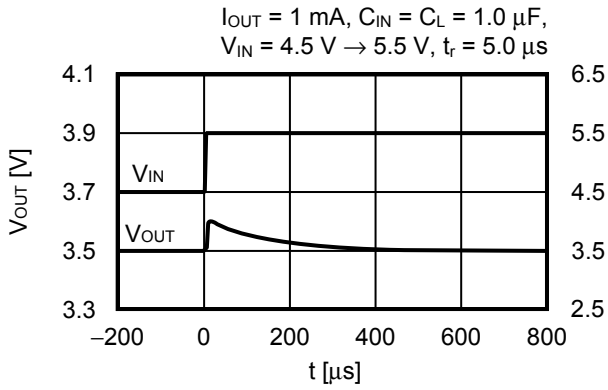
1.1 V_{OUT} = 1.0 V



1.2 V_{OUT} = 1.5 V

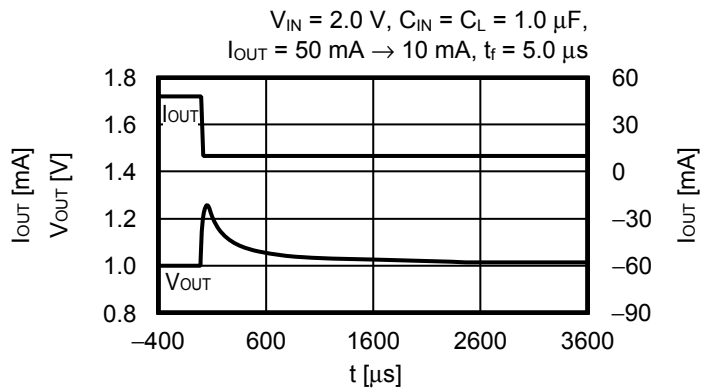
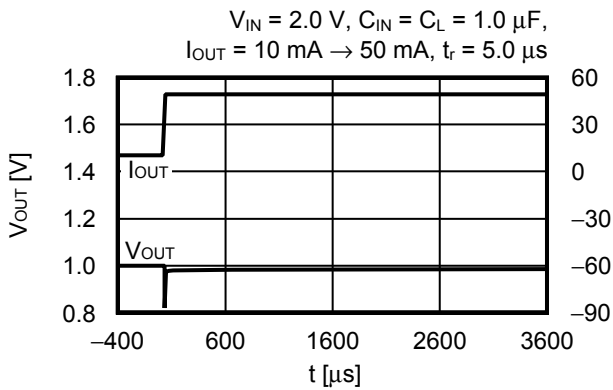
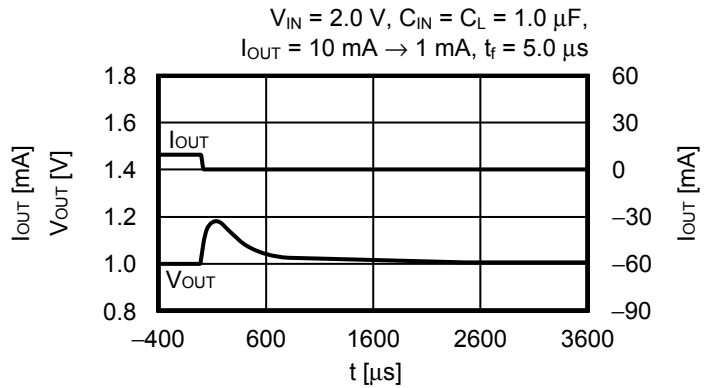
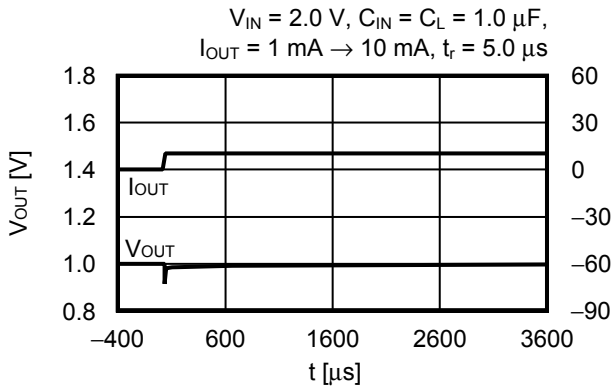


1.3 $V_{OUT} = 3.5\text{ V}$

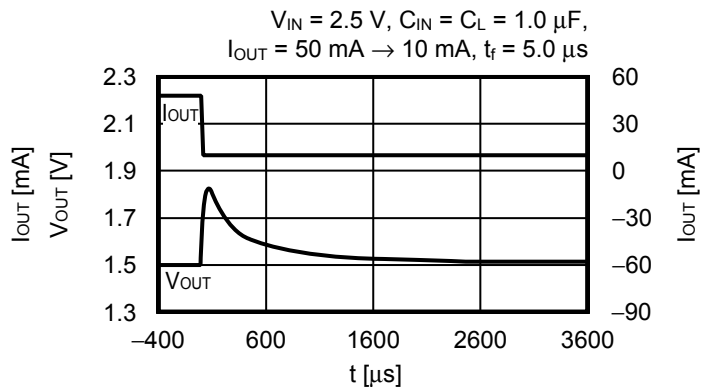
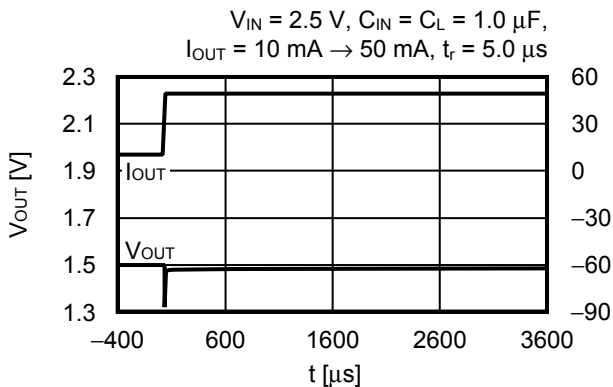
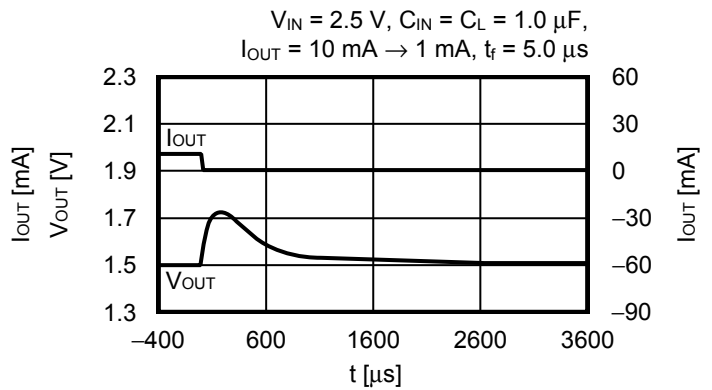
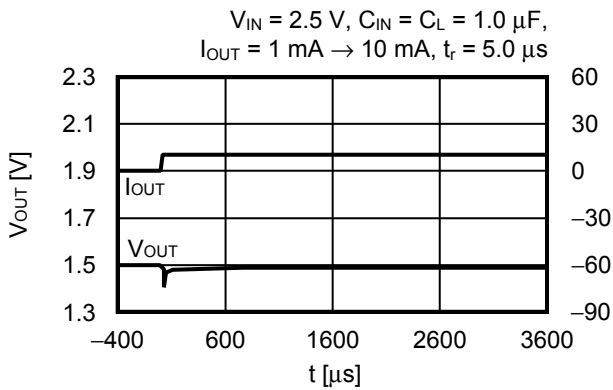


2. 负载过渡响应特性 (Ta = +25°C)

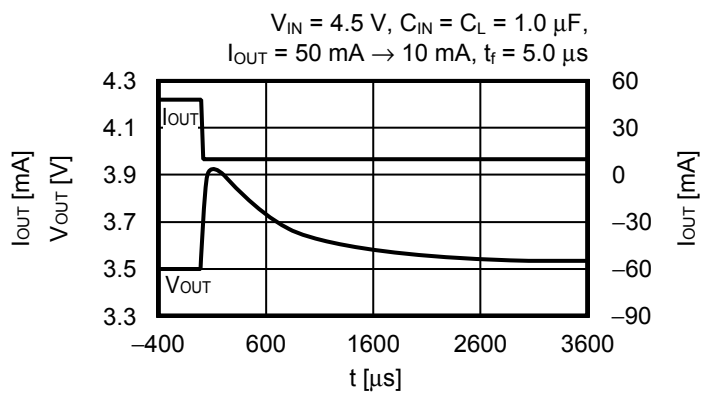
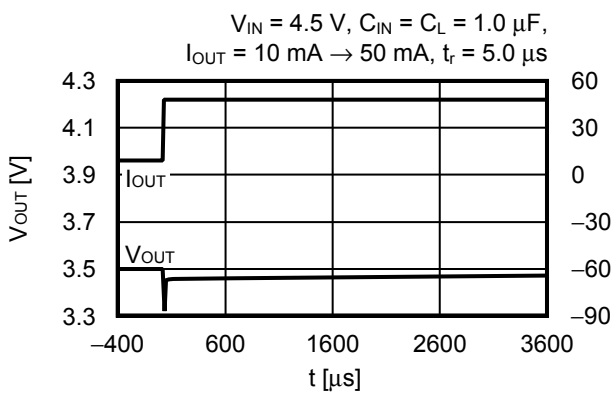
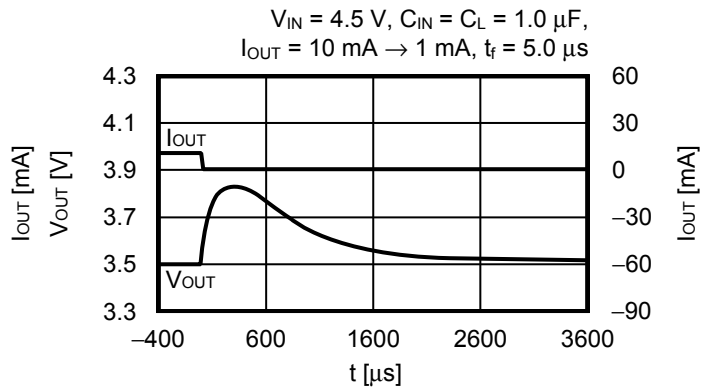
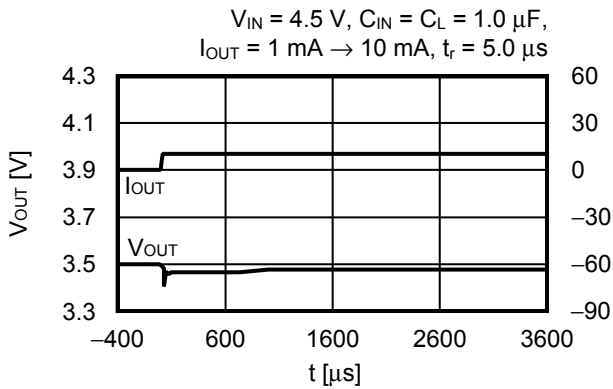
2.1 V_{OUT} = 1.0 V



2.2 V_{OUT} = 1.5 V



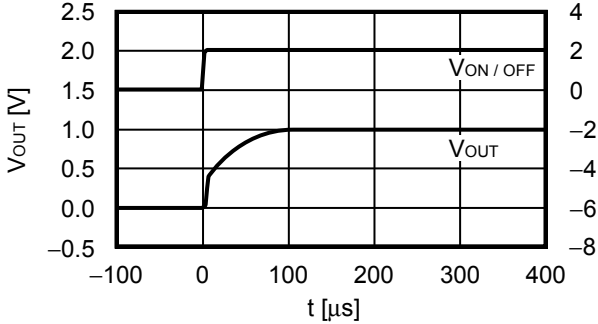
2.3 $V_{OUT} = 3.5\text{ V}$



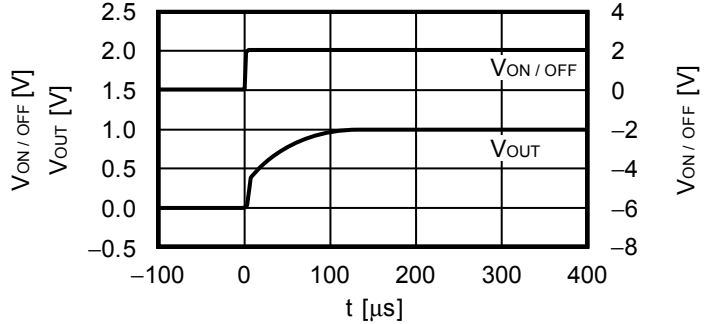
3. ON / OFF端子过渡响应特性 (Ta = +25°C)

3.1 V_{OUT} = 1.0 V

V_{IN} = 2.0 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 1 mA,
V_{ON/OFF} = 0 V → 2.0 V, t_r = 1.0 μs

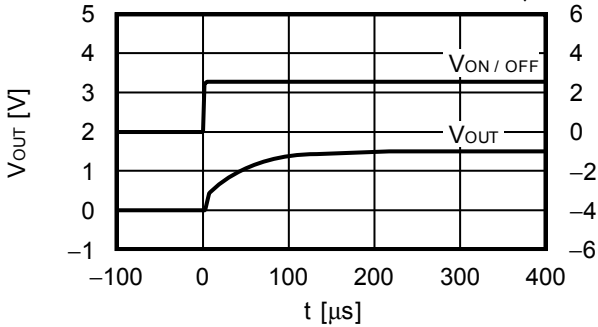


V_{IN} = 2.0 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 50 mA,
V_{ON/OFF} = 0 V → 2.0 V, t_r = 1.0 μs

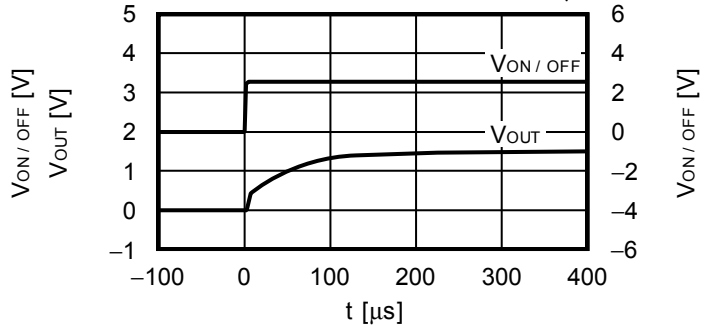


3.2 V_{OUT} = 1.5 V

V_{IN} = 2.5 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 1 mA,
V_{ON/OFF} = 0 V → 2.5 V, t_r = 1.0 μs

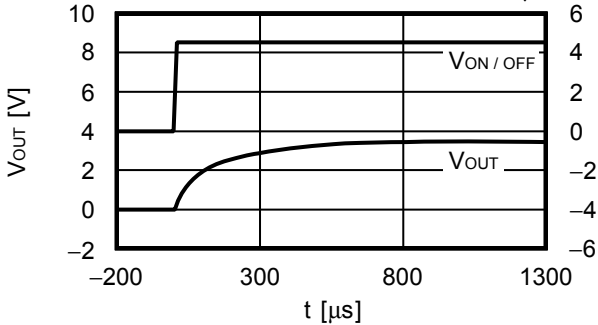


V_{IN} = 2.5 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 50 mA,
V_{ON/OFF} = 0 V → 2.5 V, t_r = 1.0 μs

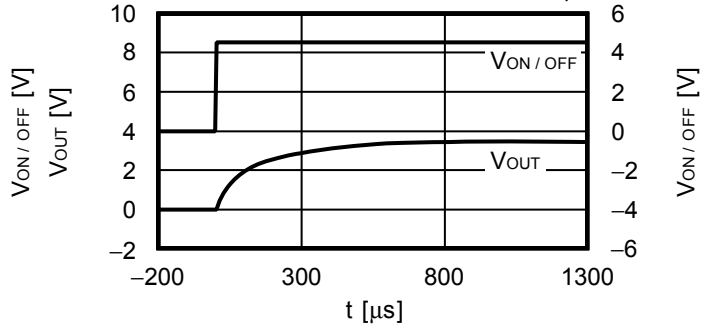


3.3 V_{OUT} = 3.5 V

V_{IN} = 4.5 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 1 mA,
V_{ON/OFF} = 0 V → 4.5 V, t_r = 1.0 μs

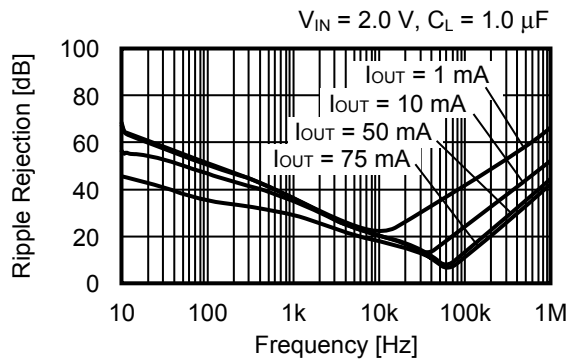


V_{IN} = 4.5 V, C_{IN} = C_L = 1.0 μF, I_{OUT} = 50 mA,
V_{ON/OFF} = 0 V → 4.5 V, t_r = 1.0 μs

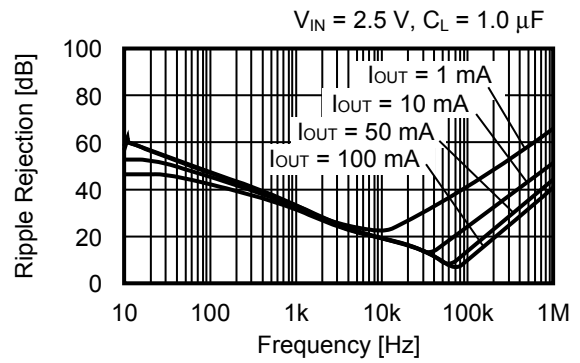


4. 纹波抑制率 (Ta = +25°C)

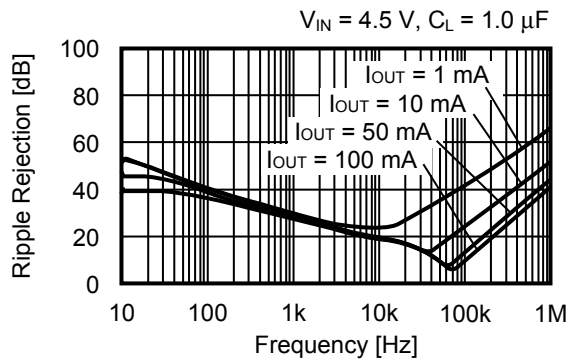
4.1 V_{OUT} = 1.0 V



4.2 V_{OUT} = 1.5 V



4.3 V_{OUT} = 3.5 V



5. 输出电容 – 放电时间特性 (Ta = +25°C)

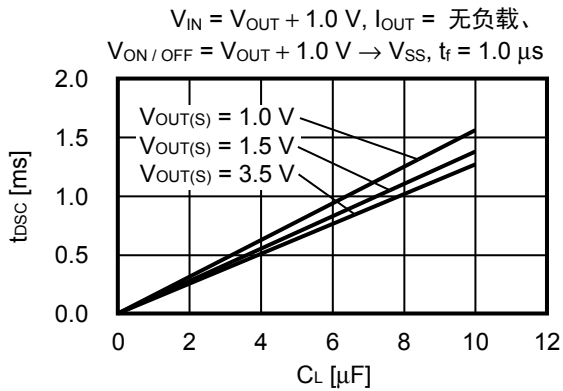


图17 S-1318系列A/B型
(备有放电分路功能)

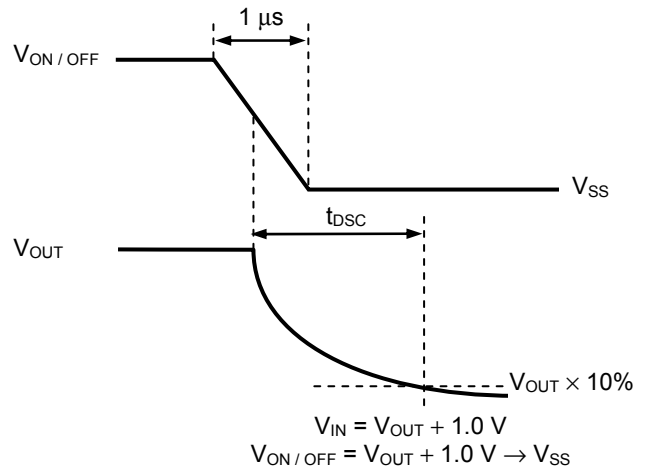


图18 放电时间的测定条件

6. 等效串联电阻 – 输出电流特性例 (Ta = +25°C)

$V_{OUT(S)} = 1.8\text{ V}, 2.2\text{ V}, 2.3\text{ V}, 2.5\text{ V}, 2.8\text{ V}, 3.0\text{ V}, 3.3\text{ V}$
 $C_{IN} = C_L = 1.0\ \mu\text{F}$

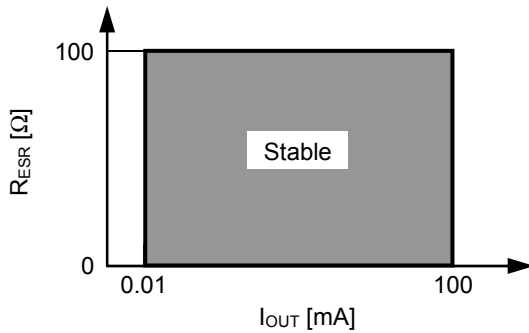
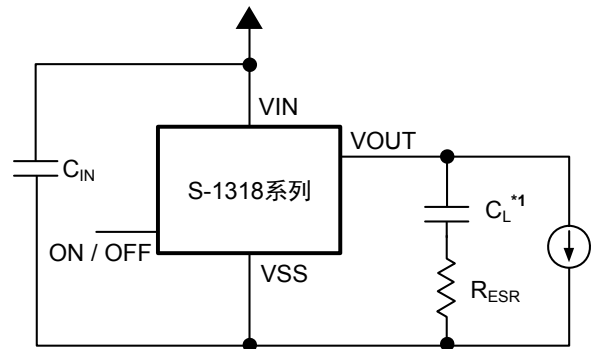


图19

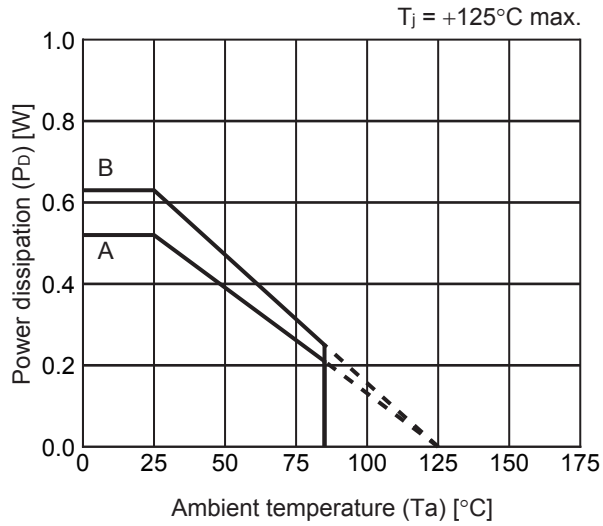


*1. C_L : TDK Corporation C3216X7R1H105K160AB (1.0 μF)

图20

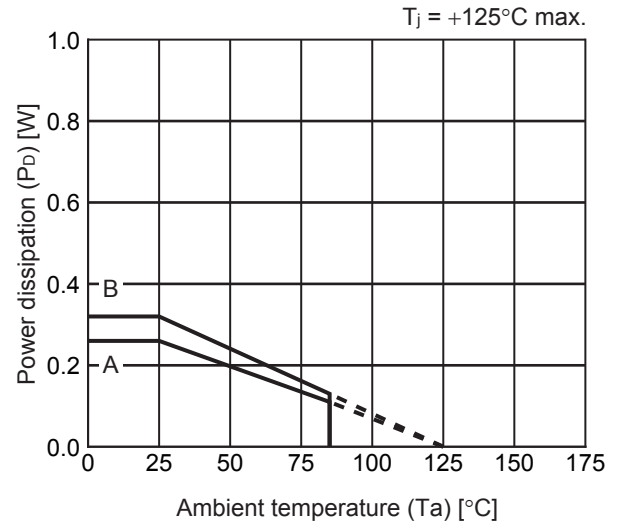
■ Power Dissipation

SOT-23-5



Board	Power Dissipation (P_D)
A	0.52 W
B	0.63 W
C	-
D	-
E	-

HSNT-4(1010)

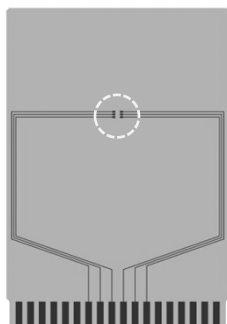


Board	Power Dissipation (P_D)
A	0.26 W
B	0.32 W
C	-
D	-
E	-

SOT-23-3/3S/5/6 Test Board

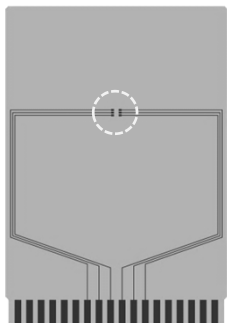
 IC Mount Area

(1) Board A



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		2
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	-
	3	-
	4	74.2 x 74.2 x t0.070
Thermal via		-

(2) Board B




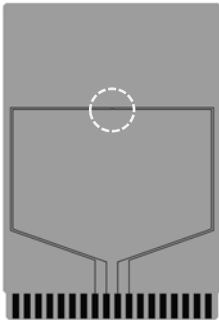
Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		-

No. SOT23x-A-Board-SD-2.0

HSNT-4(1010) Test Board

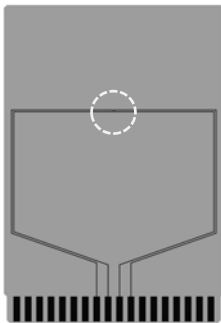
(1) Board A

 IC Mount Area



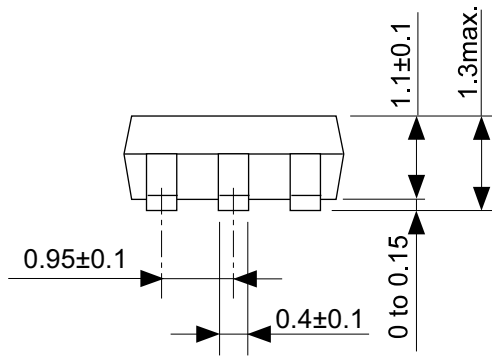
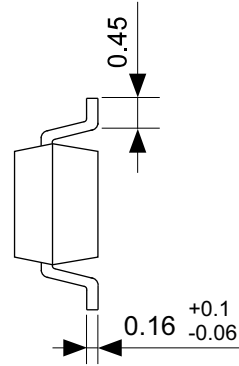
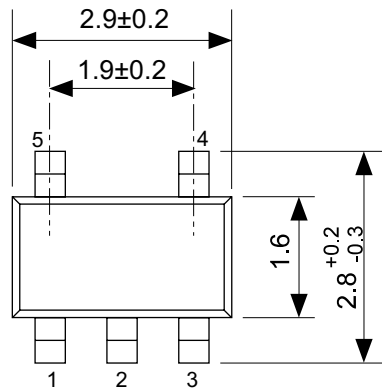
Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		2
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	-
	3	-
	4	74.2 x 74.2 x t0.070
Thermal via		-

(2) Board B



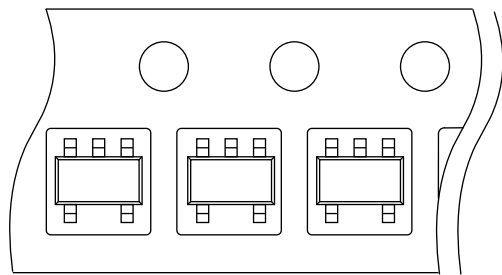
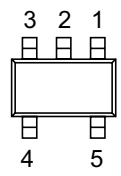
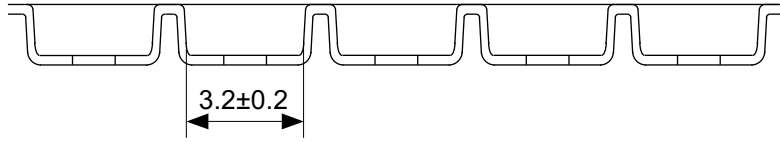
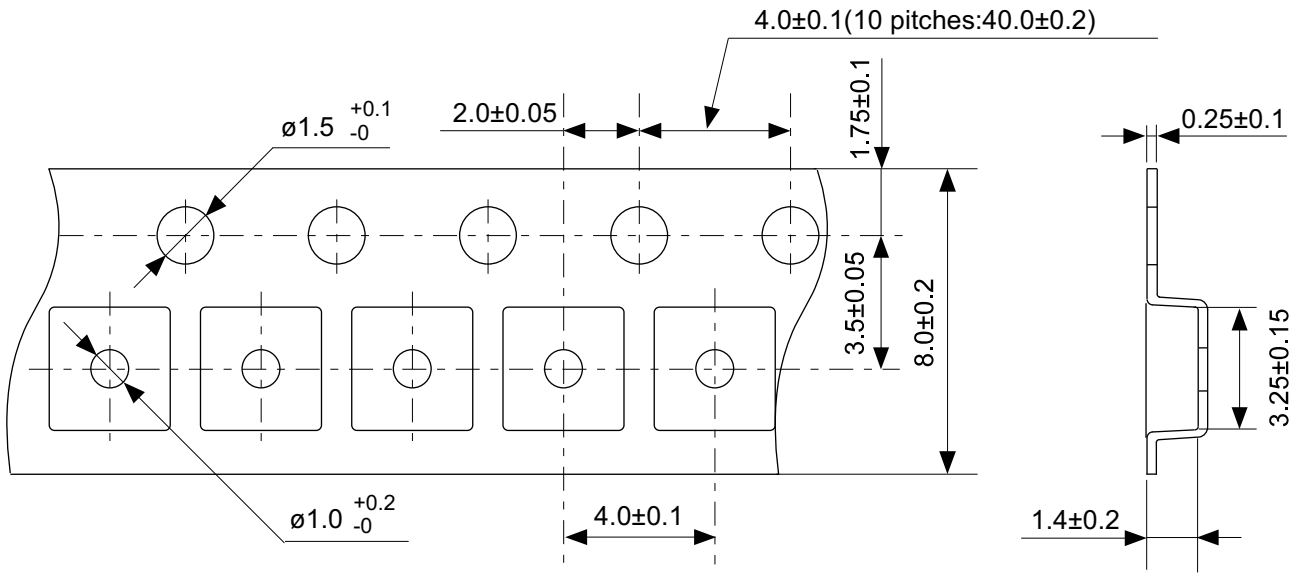
Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		-

No. HSNT4-B-Board-SD-1.0



No. MP005-A-P-SD-1.3

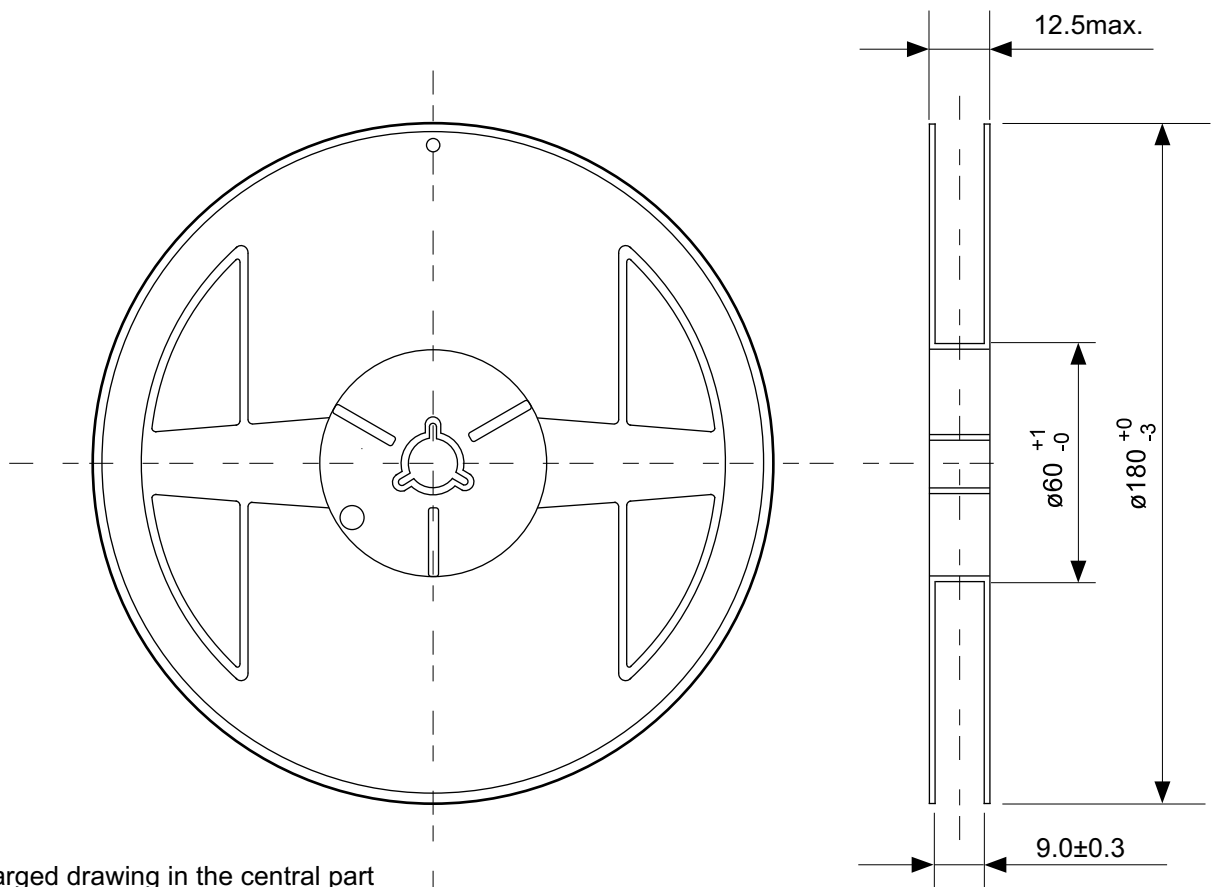
TITLE	SOT235-A-PKG Dimensions
No.	MP005-A-P-SD-1.3
ANGLE	
UNIT	mm
ABLIC Inc.	



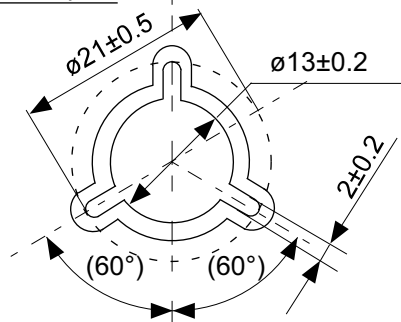
Feed direction →

No. MP005-A-C-SD-2.1

TITLE	SOT235-A-Carrier Tape
No.	MP005-A-C-SD-2.1
ANGLE	
UNIT	mm
ABLIC Inc.	

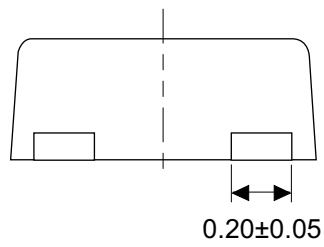
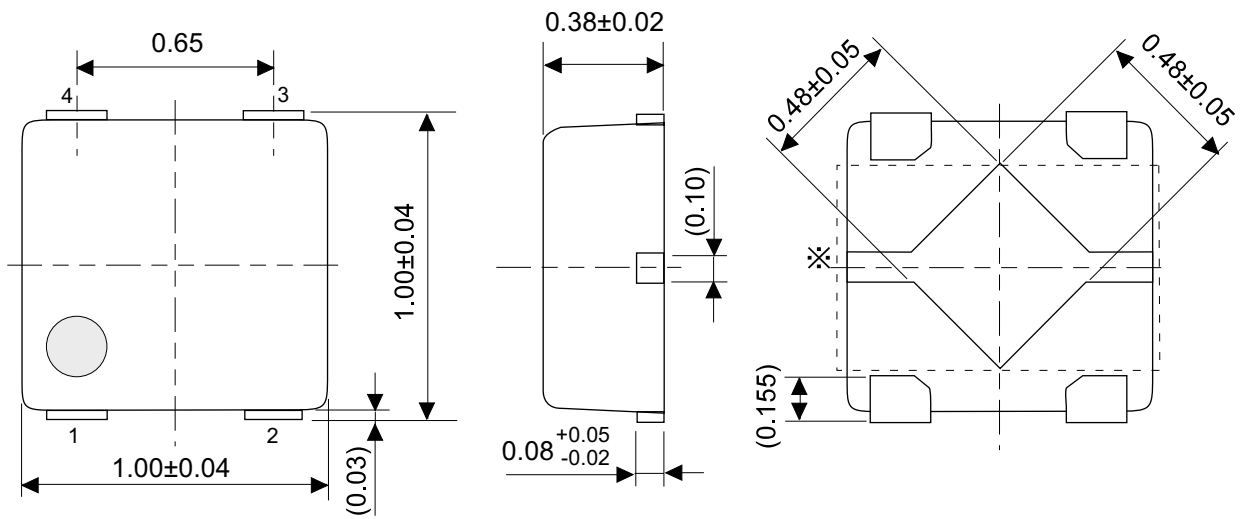


Enlarged drawing in the central part



No. MP005-A-R-SD-1.1

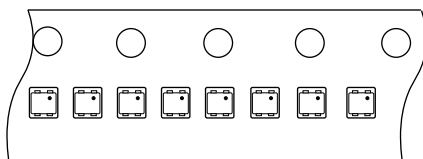
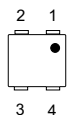
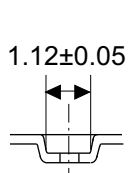
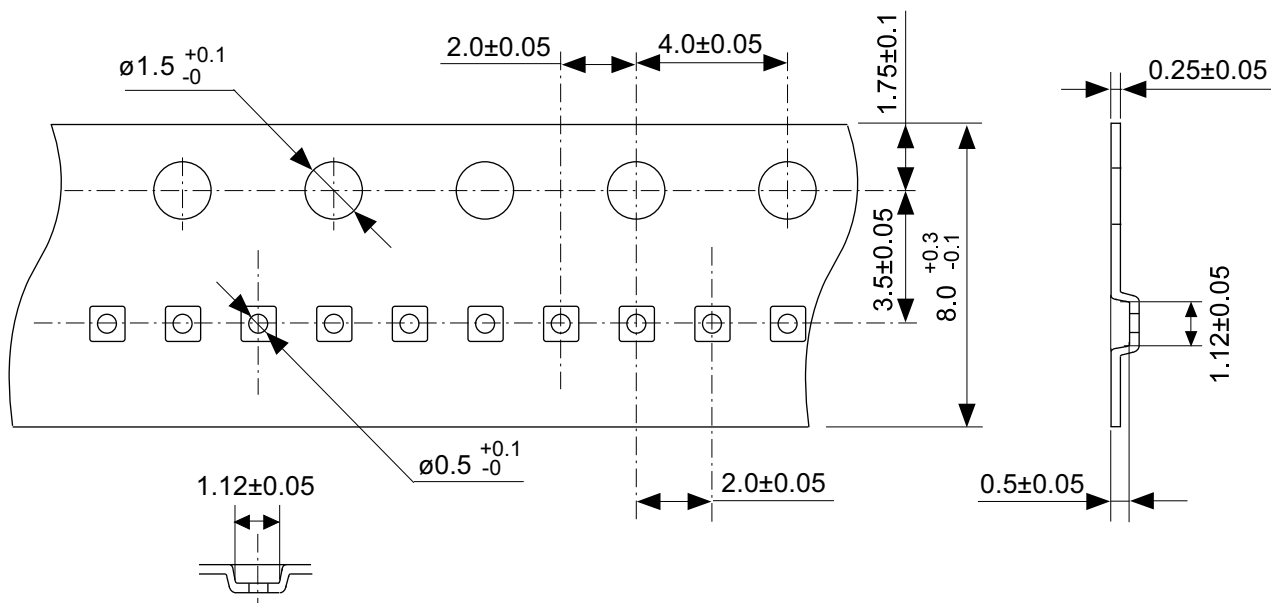
TITLE	SOT235-A-Reel		
No.	MP005-A-R-SD-1.1		
ANGLE		QTY.	3,000
UNIT	mm		
ABLIC Inc.			



\ast The heat sink of back side has different electric potential depending on the product.
 Confirm specifications of each product.
 Do not use it as the function of electrode.

No. PL004-A-P-SD-1.1

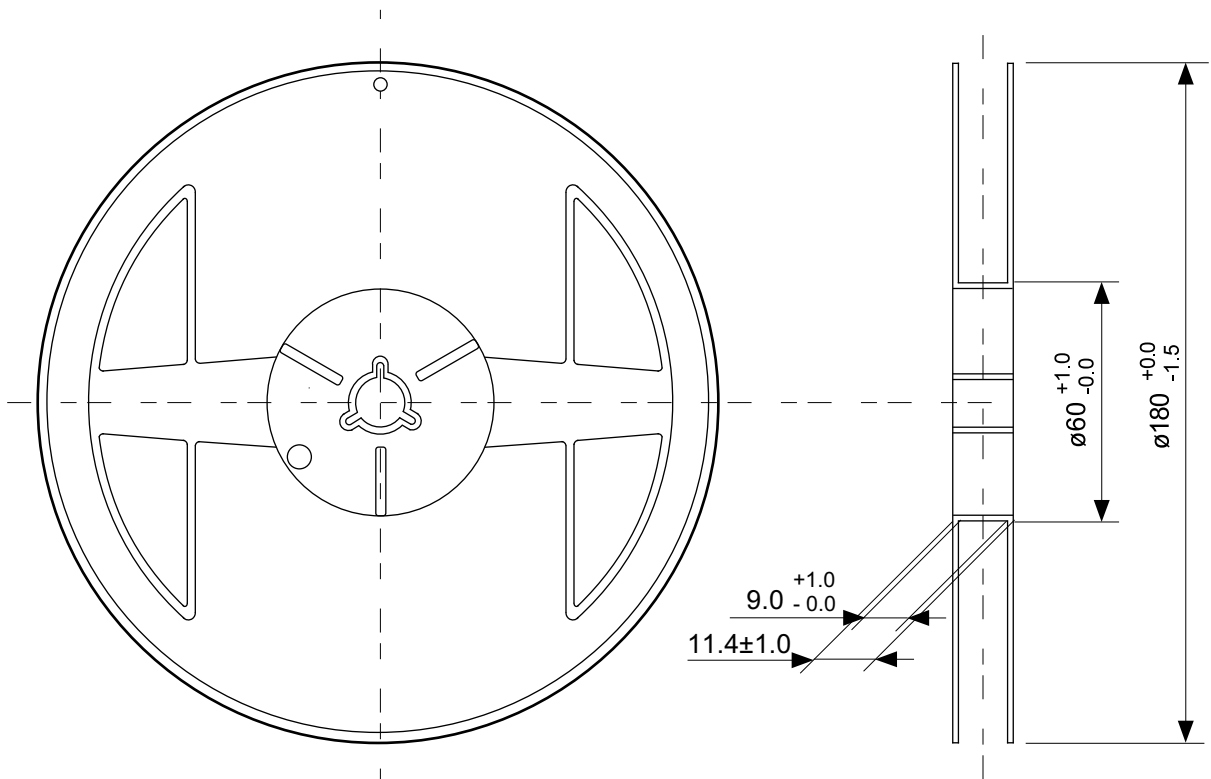
TITLE	HSNT-4-B-PKG Dimensions
No.	PL004-A-P-SD-1.1
ANGLE	
UNIT	mm
ABLIC Inc.	



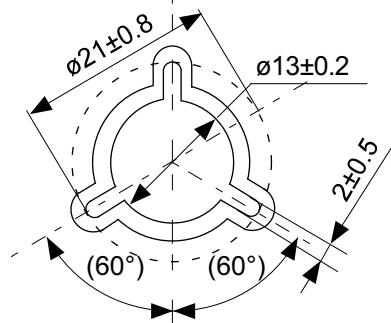
→
Feed direction

No. PL004-A-C-SD-2.0

TITLE	HSNT-4-B-Carrier Tape
No.	PL004-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



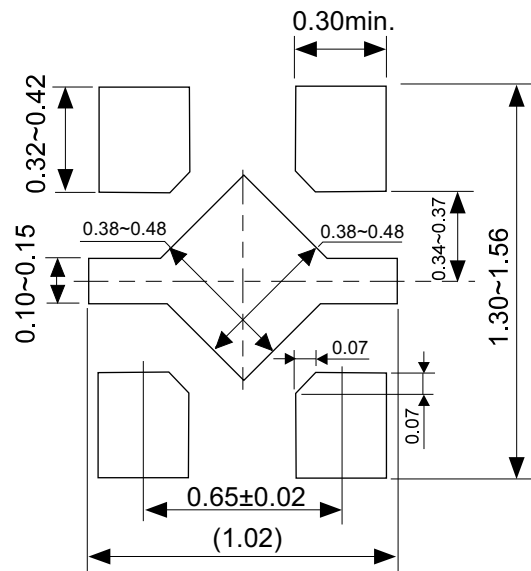
Enlarged drawing in the central part



No. PL004-A-R-SD-1.0

TITLE	HSNT-4-B-Reel		
No.	PL004-A-R-SD-1.0		
ANGLE		QTY.	10,000
UNIT	mm		
ABLIC Inc.			

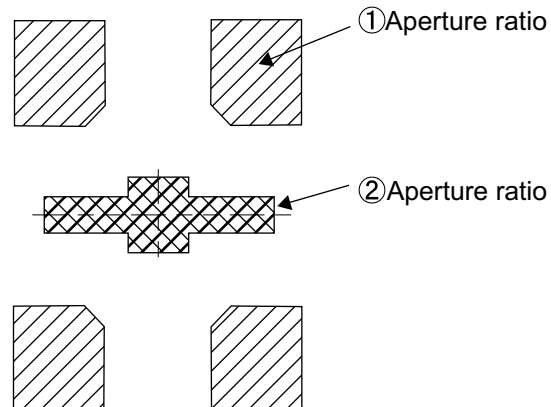
Land Pattern



Caution It is recommended to solder the heat sink to a board in order to ensure the heat radiation.

注意 放熱性を確保する為に、PKGの裏面放熱板(ヒートシンク)を基板に半田付けする事を推奨いたします。

Metal Mask Pattern



Caution ① Mask aperture ratio of the lead mounting part is 100%.
 ② Mask aperture ratio of the heat sink mounting part is 40%.
 ③ Mask thickness: t0.10mm to 0.12 mm

注意 ①リード実装部のマスク開口率は100%です。
 ②放熱板実装のマスク開口率は40%です。
 ③マスク厚み : t0.10mm ~ 0.12 mm

No. PL004-A-L-SD-2.0

TITLE	HSNT-4-B -Land Recommendation
No.	PL004-A-L-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	

免责声明 (使用注意事项)

1. 本资料记载的所有信息 (产品数据、规格、图、表、程序、算法、应用电路示例等) 是本资料公开时的最新信息, 有可能未经预告而更改。
2. 本资料记载的电路示例和使用方法仅供参考, 并非保证批量生产的设计。使用本资料的信息后, 发生并非因本资料记载的产品 (以下称本产品) 而造成的损害, 或是发生对第三方知识产权等权利侵犯情况, 本公司对此概不承担任何责任。
3. 因本资料记载错误而导致的损害, 本公司对此概不承担任何责任。
4. 请注意在本资料记载的条件范围内使用产品, 特别请注意绝对最大额定值、工作电压范围和电气特性等。因在本资料记载的条件范围外使用产品而造成的故障和 (或) 事故等的损害, 本公司对此概不承担任何责任。
5. 在使用本产品时, 请确认使用国家、地区以及用途的法律、法规, 测试产品用途的满足能力和安全性能。
6. 本产品出口海外时, 请遵守外汇交易及外国贸易法等出口法令, 办理必要的相关手续。
7. 严禁将本产品用于以及提供 (出口) 于开发大规模杀伤性武器或军事用途。对于如提供 (出口) 给开发、制造、使用或储藏核武器、生物武器、化学武器及导弹, 或有其他军事目的者的情况, 本公司对此概不承担任何责任。
8. 本产品并非是设计用于可能对生命、人体造成影响的设备或装置的部件, 也非是设计用于可能对财产造成损害的设备或装置的部件 (医疗设备、防灾设备、安全防范设备、燃料控制设备、基础设施控制设备、车辆设备、交通设备、车载设备、航空设备、太空设备及核能设备等)。请勿将本产品用于上述设备或装置的部件。本公司事先明确标示的车载用途例外。作为上述设备或装置的部件使用本产品时, 或本公司事先明确标示的用途以外使用本产品时, 所导致的损害, 本公司对此概不承担任何责任。
9. 半导体产品可能有一定的概率发生故障或误工作。为了防止因本产品的故障或误工作而导致的人身事故、火灾事故、社会性损害等, 请客户自行负责进行冗长设计、防止火势蔓延措施、防止误工作等安全设计。并请对整个系统进行充分的评价, 客户自行判断适用的可否。
10. 本产品非耐放射线设计产品。请客户根据用途, 在产品设计的过程中采取放射线防护措施。
11. 本产品在一般的使用条件下, 不会影响人体健康, 但因含有化学物质和重金属, 所以请不要将其放入口中。另外, 晶元和芯片的破裂面可能比较尖锐, 徒手接触时请注意防护, 以免受伤等。
12. 废弃本产品时, 请遵守使用国家和地区的法令, 合理地处理。
13. 本资料中也包含了与本公司的著作权和专有知识有关的内容。本资料记载的内容并非是对本公司或第三方的知识产权、其它权利的实施及使用的承诺或保证。严禁在未经本公司许可的情况下转载、复制或向第三方公开本资料的一部分或全部。
14. 有关本资料的详细内容等如有不明之处, 请向代理商咨询。
15. 本免责声明以日语版为正本。即使有英语版或中文版的翻译件, 仍以日语版的正本为准。

2.4-2019.07



ABLIC

艾普凌科有限公司
www.ablic.com